

541093

(12)特許協力条約に基づいて公開された国際出願

(19)世界知的所有権機関
国際事務局



(43)国際公開日
2005年6月2日 (02.06.2005)

PCT

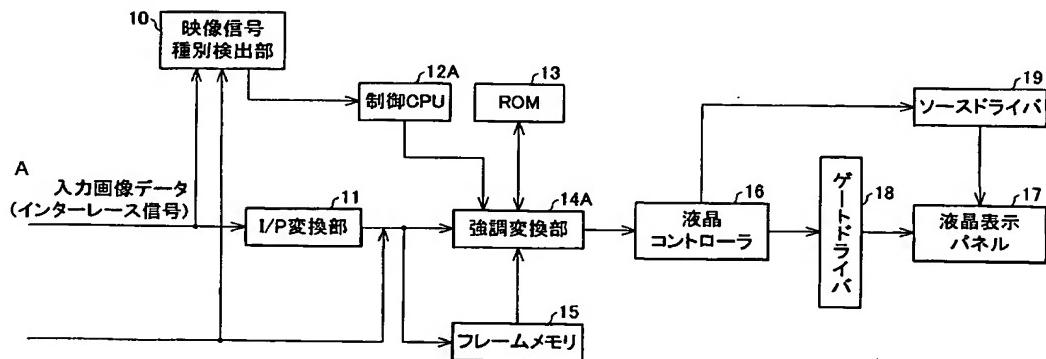
(10)国際公開番号
WO 2005/050295 A1

- (51)国際特許分類⁷: G02F 1/133, G09G 3/36, 3/20
 (21)国際出願番号: PCT/JP2004/005099
 (22)国際出願日: 2004年4月8日 (08.04.2004)
 (25)国際出願の言語: 日本語
 (26)国際公開の言語: 日本語
 (30)優先権データ:
 特願2003-391376
 2003年11月20日 (20.11.2003) JP
 特願2004-079238 2004年3月18日 (18.03.2004) JP
 (71)出願人(米国を除く全ての指定国について): シャープ株式会社 (SHARP KABUSHIKI KAISHA) [JP/JP]; 〒5458522 大阪府大阪市阿倍野区長池町22番22号 Osaka (JP).
 (72)発明者; および
 (75)発明者/出願人(米国についてのみ): 藤根俊之 (FUJINE, Toshiyuki). 吉井隆司 (YOSHII, Takashi).
- (74)代理人: 原謙三, 外(HARA, Kenzo et al.); 〒5300041 大阪府大阪市北区天神橋2丁目北2番6号 大和南森町ビル 原謙三国際特許事務所 Osaka (JP).
 (81)指定国(表示のない限り、全ての種類の国内保護が可能): AE, AG, AL, AM, AT, AU, AZ, BA, BB, BG, BR, BW, BY, BZ, CA, CH, CN, CO, CR, CU, CZ, DE, DK, DM, DZ, EC, EE, EG, ES, FI, GB, GD, GE, GH, GM, HR, HU, ID, IL, IN, IS, KE, KG, KP, KR, KZ, LC, LK, LR, LS, LT, LU, LV, MA, MD, MG, MK, MN, MW, MX, MZ, NA, NI, NO, NZ, OM, PG, PH, PL, PT, RO, RU, SC, SD, SE, SG, SK, SL, SY, TJ, TM, TN, TR, TT, TZ, UA, UG, US, UZ, VC, VN, YU, ZA, ZM, ZW.
 (84)指定国(表示のない限り、全ての種類の広域保護が可能): ARIGO (BW, GH, GM, KE, LS, MW, MZ, SD, SL, SZ, TZ, UG, ZM, ZW), ユーラシア (AM, AZ, BY, KG, KZ, MD, RU, TJ, TM), ヨーロッパ (AT, BE, BG, CH, CY, CZ, DE, DK, EE, ES, FI, FR, GB, GR, HU, IE, IT, LU, MC, NL, PL, PT, RO, SE, SI, SK, TR), OAPI (BF, BJ, CF, CG, CI, CM, GA, GN, GQ, GW, ML, MR, NE, SN, TD, TG).

[統葉有]

(54) Title: LIQUID CRYSTAL DISPLAY DEVICE, LIQUID CRYSTAL DISPLAY CONTROL METHOD, PROGRAM THEREOF, AND RECORDING MEDIUM

(54)発明の名称: 液晶表示装置、液晶表示制御方法、並びに、そのプログラムおよび記録媒体



10...VIDEO SIGNAL TYPE DETECTION SECTION
 12A...CONTROL CPU
 A...INPUT IMAGE DATA (INTERLACE SIGNAL)
 11...I/P CONVERSION SECTION
 14A...EMPHASIS CONVERSION SECTION

16...LIQUID CRYSTAL CONTROLLER
 18...GATE DRIVER
 19...SOURCE DRIVER
 17...LIQUID CRYSTAL DISPLAY PANEL
 15...FRAME MEMORY

(57) Abstract: There is provided a liquid crystal display device having an improved optical response characteristic. An interlace signal detected by a video signal type detection section (10) is converted into a progressive signal by an I/P conversion section (11) and output to an emphasis conversion section (14A). Here, the emphasis conversion degree for the image data subjected to the I/P conversion processing is set smaller than the emphasis conversion degree for the image data input as a progressive signal. As a result, it is possible to suppress emphasis of an undesired flicker noise (false signal) and juggy of slanting lines (lightness-darkness step) generated when the interlace signal is subjected to the I/P conversion processing. The liquid crystal display device can be applied to a personal computer and a television receiver as well as a measurement device, a medical device, and industrial devices in general.

[統葉有]

WO 2005/050295 A1



添付公開書類:
— 国際調査報告書

2文字コード及び他の略語については、定期発行される各PCTガゼットの巻頭に掲載されている「コードと略語のガイダンスノート」を参照。

(57) 要約:

本発明は、光学応答特性を改善した液晶表示装置に関する。
映像信号種別検出部(10)により検出されたインターレース信号は、I／P変換部(11)によりプログレッシブ信号に変換され、強調変換部(14A)に出力される。このとき、I／P変換処理された画像データに対する強調変換度合いを、プログレッシブ信号として入力された画像データに対する強調変換度合いよりも小さくする。

その結果、インターレース信号がI／P変換処理される際に生じる不所望なちらつきノイズ(偽信号)や斜め線のジャギー(明暗段差)の強調を抑制できる。

本発明の液晶表示装置は、パーソナルコンピュータ、テレビジョン受信機に限らず、計測機器、医療機器、産業機器全般にも適用できる。

明細書

液晶表示装置、液晶表示制御方法、並びに、そのプログラムおよび記録媒体

技術分野

5 本発明は、液晶表示パネルを用いて画像を表示する液晶表示装置に関し、特に液晶表示パネルの光学応答特性を改善することが可能な液晶表示装置に関するものである。

背景技術

10 近年、液晶表示装置（Liquid Crystal Display：以下、LCDという）は大型化、高精細化が進み、表示される画像もパソコンコンピュータやワードプロセッサ等に用いられる液晶表示装置のように主として静止画像を扱うものから、TV等として用いられる液晶表示装置のように動画像を扱う分野にも普及しつつある。LCDは、陰極線管（Cathod Ray Tube：以下、CRTという）を備えるTVに比べて薄型であり、場所をさほど占有せずに設置することができるため、一般家庭へも普及しつつある。

15 LCDは、第1の基板に形成された複数の走査ラインと、第2の基板に形成された複数の信号ラインとが格子状に配置され、さらに第1及び第2の基板間に異方性誘電率を有する液晶が封入され、各走査ラインと信号ラインとが交差する部分に印加される画像データに応じた電界の強さを調節して第1及び第2の基板を透過する光の量を調節することによ

り所望の画像を表示させるものである。また、各走査ラインと各信号ラインとが交差する部分の液晶を駆動する場合、各走査ラインと各信号ラインとが交差する近傍に配置した非線形素子（スイッチング素子）であるTFT（Thin Film Transistor）によって行うことが主流となつていい
5 る。

最近は、LCDがコンピュータのディスプレイ装置だけでなくテレビジョン受信機のディスプレイ装置として広く用いられるため、動画像を具現する必要が増加してきた。しかしながら、従来のLCDは応答速度が遅いために動画像を具現するのは難しいという短所があった。

10 このような液晶の応答速度の問題を改善するために、1フレーム前の入力画像データと現フレームの入力画像データとの組み合わせに応じて、予め決められた現フレームの入力画像データに対する階調電圧より高い（オーバーシュートされた）駆動電圧或いはより低い（アンダーシュートされた）駆動電圧を液晶表示パネルに供給する液晶駆動方法が知られている（たとえば特開平4-365094号公報）。以下、本願明細書においては、この駆動方式をオーバーシュート（OS）駆動と定義する。
15

また、液晶の応答速度は温度依存性が非常に大きいことが知られており、液晶表示パネルの温度が変化しても、これに対応して表示品位を損なうことなく、常に階調変化の応答速度を最適な状態に制御する液晶パネル駆動装置が、たとえば特開平4-318516号公報に記載されている。
20

このように、使用環境温度に応じて、液晶表示パネルの光学応答特性を補償すべくオーバーシュート駆動を行うものについて、図15乃至図19とともに説明する。ここで、図15は従来の液晶表示装置の要部構

成を示すブロック図、図16はOSテーブルメモリの内容例を示す説明図、図17は制御CPUの概略構成を示す機能ブロック図、図18は装置内温度と参照テーブルメモリとの関係を示す説明図、図19は液晶に加える電圧と液晶の応答との関係を示す説明図である。

5 図15において、1a～1dは入力画像データの1フレーム期間前後における階調遷移に応じたOSパラメータ（強調変換パラメータ）を、装置内温度毎に対応して格納しているOSテーブルメモリ（ROM）、
15 15は入力画像データを1フレーム分記憶するフレームメモリ（FM）、
14Hはこれから表示するM番目のフレームの入力画像データ（Current
10 Data）と、フレームメモリ15に保存されたM-1番目のフレームの
入力画像データ（Previous Data）とを比較し、該比較結果（階調遷移）
に応するOSパラメータをOSテーブルメモリ（ROM）1a～1d
のいずれかより読み出して、このOSパラメータに基づいてM番目の
フレームの画像表示に要する強調変換データ（書き階調データ）を決定す
る強調変換部である。
15

また、16は強調変換部14Hからの強調変換データに基づいて、液晶表示パネル17のゲートドライバ18及びソースドライバ19に液晶駆動信号を出力する液晶コントローラ、20は当該装置内の温度を検出するための温度センサ、12Hは温度センサ20で検出された装置内温度に応じて、OSテーブルメモリ（ROM）1a～1dのいずれかを選択参照して、画像データの強調変換に用いるOSパラメータを切り換えるための切換制御信号を強調変換部14Hに出力する制御CPUである。
20

ここで、OSテーブルメモリ（ROM）1a～1dに格納されているOSパラメータLEVEL1～LEVEL4は、それぞれ基準温度T1、

T₂、T₃、T₄ (T₁ < T₂ < T₃ < T₄) の環境下における、液晶表示パネル17の光学応答特性の実測値から予め得られるものであり、それぞれの強調変換度合いは LEVEL 1 > LEVEL 2 > LEVEL 3 > LEVEL 4 の関係となっている。

なお、たとえば表示信号レベル数すなわち表示データ数が 8 ビットの 256 階調である場合、OS テーブルメモリ (ROM) 1a ~ 1d には、256 の全ての階調に対する OS パラメータ (実測値) を持っていてもよいが、たとえば図 16 に示すように、32 階調毎の 9 つの代表階調についての 9 × 9 の OS パラメータ (実測値) のみを記憶しておき、その他の階調に対する強調変換データは、上記実測値から線形補完等の演算で求めるように構成することで、OS テーブルメモリ (ROM) の記憶容量を抑制することができる。

また、制御 CPU 12H は、図 17 に示すように、温度センサ 20 による温度検出データを、予め決められた所定の閾値温度データ値 Th₁, Th₂, Th₃ と比較する閾値判別部 12a と、該閾値判別部 12a による比較結果に応じて、OS テーブルメモリ (ROM) 1a ~ 1d のいずれかを選択し、OS パラメータ LEVEL 1 ~ LEVEL 4 を切り換えるための切換制御信号を生成して出力する制御信号出力部 12b とを有している。

ここでは、たとえば図 18 に示すように、温度センサ 20 で検出された装置内温度が切換閾値温度 Th₁ (= 15 °C) 以下であれば、制御 CPU 12H は強調変換部 14H に対し、OS テーブルメモリ (ROM) 1a を選択して参照するように指示する。これによって、強調変換部 14H は OS テーブルメモリ (ROM) 1a に格納されている OS パラメ

ータ L E V E L 1 を用いて、入力画像データの強調変換処理を行う。

また、温度センサ 20 で検出された装置内温度が切換閾値温度 T h 1 (= 15 °C) より大きく且つ切換閾値温度 T h 2 (= 25 °C) 以下であれば、制御 C P U 1 2 H は強調変換部 1 4 H に対し、OS テーブルメモリ (R O M) 1 b を選択して参照するように指示する。これによって、強調変換部 1 4 H は OS テーブルメモリ (R O M) 1 b に格納されている OS パラメータ L E V E L 2 を用いて、入力画像データの強調変換処理を行う。

さらに、温度センサ 20 で検出された装置内温度が切換閾値温度 T h 2 (= 25 °C) より大きく且つ切換閾値温度 T h 3 (= 35 °C) 以下であれば、制御 C P U 1 2 H は強調変換部 1 4 H に対し、OS テーブルメモリ (R O M) 1 c を選択して参照するように指示する。これによって、強調変換部 1 4 H は OS テーブルメモリ (R O M) 1 c に格納されている OS パラメータ L E V E L 3 を用いて、入力画像データの強調変換処理を行う。

そしてまた、温度センサ 20 で検出された装置内温度が切換閾値温度 T h 3 (= 35 °C) より大きければ、制御 C P U 1 2 H は強調変換部 1 4 H に対し、OS テーブルメモリ (R O M) 1 d を選択して参照するように指示する。これによって、強調変換部 1 4 H は OS テーブルメモリ (R O M) 1 d に格納されている OS パラメータ L E V E L 4 を用いて、入力画像データの強調変換処理を行う。

一般的に液晶表示パネルにおいては、ある中間調から別の中間調に変更させる時間は長く、また低温時の入力信号に対する追従性が極端に悪くなり、応答時間が増大するため、中間調を 1 フレーム期間（たとえば

60 Hz のプログレッシブスキャンの場合は 16.7 msec) 内に表示することができず、残像が発生するだけでなく、中間調を正しく表示することができないという課題があったが、上述のオーバーシュート駆動回路を用いて、予め決められた 1 フレーム表示期間経過後に液晶表示パネル 17 が入力画像データの定める目標階調輝度へ到達するように、入力画像データの階調レベルを階調遷移方向へ強調変換することにより、図 19 に示すように、目標の中間調を短時間（1 フレーム期間内）で表示することが可能となる。

10 発明の開示

ところで、ブラウン管のインターレース走査に対して、一般的な液晶表示装置においては、プログレッシブ走査により画像表示を行っており、入力画像データがインターレース方式の映像信号である場合、これを、プログレッシブ方式の映像信号に変換（I/P 変換）した上で、液晶表示パネルに供給する必要がある。ここで、I/P 変換処理は、たとえば図 20 に示すように、インターレース信号の偶数フィールドと奇数フィールドのそれぞれに対しデータ補間し、偶数フィールドと奇数フィールドのそれぞれを、図 21 に示すように、それぞれ 1 フレーム分の画像データとする処理である。

これにより、30 フレーム/秒（60 フィールド/秒）のインターレース映像信号（NTSC 放送方式の場合）から 60 フレーム/秒の擬似的なプログレッシブ映像信号に変換されるため、インターレース方式の映像信号をプログレッシブ方式で表示することが可能となる。ところが、このような I/P 変換処理として、たとえばインターレース方式の偶数

フィールドと奇数フィールドのそれぞれのフィールド内のデータのみで補間を行った場合、図21の点線で示すように、本来は静止している輪郭位置がフィールド毎に変化してしまうことになり、ちらつきノイズ（偽信号）が発生したり、斜め線がギザギザのジャギー（明暗段差）となつて現れる。

ここで、上述したオーバーシュート駆動によって画像データの強調変換を行うと、このようなI／P変換処理によって生じる不所望なちらつきノイズ（偽信号）や斜め線のジャギー（明暗段差）が強調された画像が表示されることとなり、表示画像の画質劣化を招来してしまうという問題がある。

本発明は、インターレース方式の映像信号をI／P変換処理すると、本来の画像にはないフレーム間の変化（偽信号）が生じてしまい、これがオーバーシュート駆動によってさらに強調されて画質劣化を招くことを抑制可能な液晶表示装置を提供することを目的としている。

本発明に係る液晶表示装置は、上記目的を達成するために、少なくとも1垂直期間前の画像データと現垂直期間の画像データとに基づいて、液晶表示パネルへ供給する画像データを強調変換することにより、前記液晶表示パネルの光学応答特性を補償する液晶表示装置であつて、入力画像データがプログレッシブ信号であるかインターレース信号であるかの信号種別を検出する信号種別検出手段と、前記入力画像データがインターレース信号である場合、該インターレース信号をプログレッシブ信号の画像データに変換するI／P変換手段と、前記液晶表示パネルが所定期間（画素書き換え周期）内において前記画像データの定める透過率となるように、前記画像データの強調変換を行う強調変換手段とを備え、

前記信号種別検出手段による検出結果に応じて、前記強調変換手段における前記画像データに対する強調変換度合いを可変制御することを特徴とする。なお、垂直期間は、1フレーム（1コマ）の期間に相当し、例えば、画像データの1フレーム（1コマ）の画像全体を、画像データの1フレーム期間に渡って書き込み走査する場合、1垂直期間は1垂直表示期間と一致する。また、上記画像データの強調変換は、画素単位で行なわれる。

本発明に係る液晶表示装置は、現垂直期間の画像データと1垂直期間前の画像データとから指定される強調変換パラメータが格納されたテーブルメモリを備え、前記強調変換手段は、前記強調変換パラメータを用いて、前記画像データに強調演算を施す演算部と、前記演算部の出力データに対し、前記信号種別検出手段による検出結果に応じて、異なる係数を乗算する乗算部とを有することを特徴とする。

本発明に係る液晶表示装置は、前記乗算部における係数は、前記入力画像データがインターレース信号である場合、前記入力画像データがプログレッシブ信号である場合に比べて小さくなるように設定されていることを特徴とする。

本発明に係る液晶表示装置は、前記入力画像データがプログレッシブ信号である場合に参照する、現垂直期間の画像データと1垂直期間前の画像データとから指定される強調変換パラメータが格納されたテーブルメモリと、前記入力画像データがインターレース信号である場合に参照する、現垂直期間の画像データと1垂直期間前の画像データとから指定される強調変換パラメータが格納されたテーブルメモリとを備え、前記強調変換手段は、前記信号種別検出手段による検出結果に応じて、前記

テーブルメモリから読み出される前記強調変換パラメータを用いて、前記画像データに強調演算を施す演算部を有することを特徴とする。

本発明に係る液晶表示装置は、前記強調変換パラメータは、前記入力画像データがプログレッシブ信号である場合に読み出されるものに比べて、前記入力画像データがインターレース信号である場合に読み出されるものが小さい値であることを特徴とする。
5

本発明に係る液晶表示装置は、さらに、装置内温度を検出する温度検出手段を備え、前記強調変換手段は、前記温度検出手段による検出結果に基づき、前記画像データに対する強調変換度合いを可変することを特
10 徴とする。

本発明に係る液晶表示装置は、現垂直期間の画像データと1垂直期間前の画像データとから指定される強調変換パラメータが格納されたテーブルメモリを備え、前記強調変換手段は、前記強調変換パラメータを用いて、前記画像データに強調演算を施す演算部と、前記演算部の出力データに対し、前記信号種別検出手段による検出結果と前記温度検出手段の検出結果とに応じて、異なる係数を乗算する乗算部とを有することを特徴とする。
15

本発明に係る液晶表示装置は、前記入力画像データがプログレッシブ信号である場合に参照する、現垂直期間の画像データと1垂直期間前の画像データとから指定される強調変換パラメータが格納されたテーブルメモリと、前記入力画像データがインターレース信号である場合に参照する、現垂直期間の画像データと1垂直期間前の画像データとから指定される強調変換パラメータが格納されたテーブルメモリとを備え、前記強調変換手段は、前記信号種別検出手段による検出結果に応じて、前記
20

テーブルメモリから読み出される前記強調変換パラメータを用いて、前記画像データに強調演算を施す演算部と、前記演算部の出力データに対し、前記温度検出手段の検出結果に応じて異なる係数を乗算する乗算部とを有することを特徴とする。

- 5 本発明に係る液晶表示装置は、前記入力画像データがプログレッシブ信号である場合に参照する、複数の装置内温度毎に対応して、現垂直期間の画像データと1垂直期間前の画像データとから指定される強調変換パラメータが格納されたテーブルメモリと、前記入力画像データがインターレース信号である場合に参照する、複数の装置内温度毎に対応して、
10 現垂直期間の画像データと1垂直期間前の画像データとから指定される強調変換パラメータが格納されたテーブルメモリとを備え、前記強調変換手段は、前記信号種別検出手段による検出結果と前記温度検出手段の検出結果とに応じて、前記テーブルメモリから読み出される前記強調変換パラメータを用いて、前記画像データに強調演算を施す演算部を有することを特徴とする。
15

- 本発明に係る液晶表示装置は、複数の装置内温度毎に対応して、現垂直期間の画像データと1垂直期間前の画像データとから指定される強調変換パラメータが格納されたテーブルメモリを備え、前記強調変換手段は、前記信号種別検出手段による検出結果によって定められた切換温度と前記温度検出手段の検出結果との比較結果に応じて、前記テーブルメモリから読み出される前記強調変換パラメータを用いて、前記画像データに強調演算を施す演算部を有することを特徴とする。
20

本発明に係る液晶表示装置は、前記強調変換パラメータの切り換え選択を制御する制御手段を備え、前記制御手段は、前記温度検出手段によ

り検出された温度データに対して、前記入力画像データの信号種別毎に定められた所定の演算を施す演算部と、前記演算部により演算が施された温度データと、予め決められた所定の閾値温度データとを比較する閾値判別部と、前記閾値判別部による比較結果に応じて、前記強調変換パラメータを切り換え制御する切換制御信号を生成する制御信号出力部とを有することを特徴とする。

本発明に係る液晶表示装置は、前記強調変換パラメータの切り換え選択を制御する制御手段を備え、前記制御手段は、前記温度検出手段により検出された温度データと、前記入力画像データの信号種別毎に決められた所定の閾値温度データとを比較する閾値判別部と、前記閾値判別部による比較結果に応じて、前記強調変換パラメータを切り換え制御する切換制御信号を生成する制御信号出力部とを有することを特徴とする。

本発明に係る液晶表示制御方法は、少なくとも1垂直期間前の画像データと現垂直期間の画像データとに基づいて、液晶表示パネルへ供給する画像データを強調変換することにより、前記液晶表示パネルの光学応答特性を補償する液晶表示制御方法であって、入力画像データがプログレッシブ信号であるかインターレース信号であるかの信号種別を検出する工程と、前記入力画像データがインターレース信号である場合、該インターレース信号をプログレッシブ信号の画像データに変換する工程と、前記液晶表示パネルが所定期間内において前記画像データの定める透過率となるように、前記画像データの強調変換を行う工程とを有し、前記信号種別の検出結果に応じて、前記画像データに対する強調変換度合いを可変制御することを特徴とする。

本発明に係る液晶表示制御方法は、現垂直期間の画像データと1垂直

期間前の画像データとから指定される強調変換パラメータが格納されたテーブルメモリを参照する工程と、前記強調変換パラメータを用いて、前記画像データに強調演算を施す工程と、前記強調演算による出力データに対し、前記信号種別の検出結果に応じて、異なる係数を乗算する工程とを有することを特徴とする。
5

本発明に係る液晶表示制御方法は、前記入力画像データがプログレッシブ信号である場合に参照する、現垂直期間の画像データと1垂直期間前の画像データとから指定される強調変換パラメータが格納されたテーブルメモリを参照する工程と、前記入力画像データがインターレース信号である場合に参照する、現垂直期間の画像データと1垂直期間前の画像データとから指定される強調変換パラメータが格納されたテーブルメモリを参照する工程と、前記信号種別の検出結果に応じて、前記テーブルメモリから読み出される前記強調変換パラメータを用いて、前記画像データに強調演算を施す工程とを有することを特徴とする。
10

本発明に係る液晶表示制御方法は、装置内温度を検出する工程と、前記装置内温度の検出結果に基づき、前記画像データに対する強調変換度合いを可変する工程と有することを特徴とする。
15

本発明に係る液晶表示制御方法は、現垂直期間の画像データと1垂直期間前の画像データとから指定される強調変換パラメータが格納されたテーブルメモリを参照する工程と、前記強調変換パラメータを用いて、前記画像データに強調演算を施す工程と、前記強調演算の出力データに対し、前記信号種別の検出結果と前記装置内温度の検出結果とに応じて、異なる係数を乗算する工程とを有することを特徴とする。
20

本発明に係る液晶表示制御方法は、前記入力画像データがプログレッ

シブ信号である場合に参照する、現垂直期間の画像データと1垂直期間前の画像データとから指定される強調変換パラメータが格納されたテーブルメモリを参照する工程と、前記入力画像データがインターレース信号である場合に参照する、現垂直期間の画像データと1垂直期間前の画像データとから指定される強調変換パラメータが格納されたテーブルメ
5 モリを参照する工程と、前記信号種別の検出結果に応じて、前記テーブルメモリから読み出される前記強調変換パラメータを用いて、前記画像データに強調演算を施す工程と、前記強調演算の出力データに対し、前記装置内温度の検出結果に応じて異なる係数を乗算する工程とを有することを特徴とする。
10

本発明に係る液晶表示制御方法は、前記入力画像データがプログレッシブ信号である場合に参照する、複数の装置内温度毎に対応して、現垂直期間の画像データと1垂直期間前の画像データとから指定される強調変換パラメータが格納されたテーブルメモリを参照する工程と、前記入
15 力画像データがインターレース信号である場合に参照する、複数の装置内温度毎に対応して、現垂直期間の画像データと1垂直期間前の画像データとから指定される強調変換パラメータが格納されたテーブルメモリを参照する工程と、前記信号種別の検出結果と前記装置内温度の検出結果とに応じて、前記テーブルメモリから読み出される前記強調変換パラ
20 メータを用いて、前記画像データに強調演算を施す工程とを有することを特徴とする。

本発明に係る液晶表示制御方法は、複数の装置内温度毎に対応して、現垂直期間の画像データと1垂直期間前の画像データとから指定される強調変換パラメータが格納されたテーブルメモリを参照する工程と、前

記信号種別の検出結果によって定められた切換温度と前記装置内温度の検出結果との比較結果に応じて、前記テーブルメモリから読み出される前記強調変換パラメータを用いて、前記画像データに強調演算を施す工程とを有することを特徴とする。

5 本発明に係る液晶表示制御方法は、前記装置内温度の検出結果である温度データに対して、前記入力画像データの信号種別毎に定められた所定の演算を施す工程と、前記演算が施された温度データと、予め決められた所定の閾値温度データとを比較する工程と、前記比較の結果に応じて、前記強調変換パラメータを切り換え制御する切換制御信号を生成する工程とを有することを特徴とする。
10

本発明に係る液晶表示制御方法は、前記装置内温度の検出結果である温度データと、前記入力画像データの信号種別毎に決められた所定の閾値温度データとを比較する工程と、前記比較の結果に応じて、前記強調変換パラメータを切り換え制御する切換制御信号を生成する工程とを有することを特徴とする。
15

本発明に係るプログラムは、入力画像データがインターレース信号である場合、該インターレース信号をプログレッシブ信号の画像データに変換する I / P 変換手段を有すると共に、少なくとも 1 垂直期間前の画像データと現垂直期間の画像データとに基づいて、液晶表示パネルへ供給する画像データを、前記液晶表示パネルが所定期間内において前記画像データの定める透過率となるように、前記画像データの強調変換することにより、前記液晶表示パネルの光学応答特性を補償する液晶表示装置を制御するコンピュータのプログラムであって、入力画像データがプログレッシブ信号であるかインターレース信号であるかの信号種別を検
20

出した結果に応じて、前記画像データに対する強調変換度合いを可変制御する工程を、上記コンピュータに実行させるプログラムであり、本発明に係る記録媒体は、上記プログラムが記録されている記録媒体である。

本発明の液晶表示装置は、信号種別検出手段により入力画像データが
5 プログレッシブ信号であるかインターレース信号であるかの信号種別を
検出し、入力画像データがインターレース信号である場合、I／P変換
手段により該インターレース信号をプログレッシブ信号の画像データに
変換した上で、強調変換手段により該画像データの強調変換を行う。そ
の際、信号種別検出手段による検出結果に応じて、強調変換手段におけ
10 る画像データに対する強調変換度合いを可変制御し、入力画像データが
プログレッシブ信号である場合に比べて、画像データの強調変換度合い
を小さくするようにしたので、インターレース方式の映像信号がI／P
変換される際に生じるフレーム間の不所望な変化（偽信号）が強調され
て画質が劣化することを防止することができる。

15 本発明の液晶表示装置は、インターレース方式の映像信号がI／P変
換される際に生じるフレーム間の不所望な変化（偽信号）がオーバーシ
ュート駆動によって強調されることを防止して、輪郭部等におけるちら
つきノイズやジャギーの発生を抑えた高画質の画像表示を実現するこ
とができる。

20 本発明のさらに他の目的、特徴、および優れた点は、以下に示す記載
によって十分わかるであろう。また、本発明の利益は、添付図面を参照
した次の説明で明白になるであろう。

図 1 は、本発明の液晶表示装置の実施形態 1 を説明するための図である。

図 2 は、図 1 の OS テーブルメモリ (ROM) を参照して得られる OS パラメータと入力信号種別に応じて与えられる乗算係数とを用いて液晶表示パネルに供給する強調変換データを求める場合を説明するための図である。
5

図 3 は、入力画像データがプログレッシブ信号である場合に参照する OS テーブルメモリ (ROM) と、入力画像データがインターレース信号である場合に参照する OS テーブルメモリ (ROM) とを個別に設けた場合の実施形態 2 を示す図である。
10

図 4 は、図 1 の構成に温度センサを追加し、OS テーブルメモリ (ROM) を参照して得られる OS パラメータと、入力画像データの信号種別及び装置内温度に応じた乗算係数を用いて、画像データに対する強調変換処理を行わせる場合の実施形態 3 を示す図である。

図 5 は、図 4 の OS テーブルメモリ (ROM) を入力画像データがプログレッシブ信号である場合に参照する OS テーブルメモリ (ROM) と、入力画像データがインターレース信号である場合に参照する OS パラメータが格納された OS テーブルメモリ (ROM) とを個別に設けた構成とし、装置内温度に応じた乗算係数を用いて画像データに対する強調変換度合いを可変する場合の実施形態 4 を示す図である。
15
20

図 6 は、図 5 の OS テーブルメモリ (ROM) を参照して得られる OS パラメータと温度センサによる温度検出データに応じた乗算係数とを用いて強調変換データを求める場合を説明するための図である。

図 7 は、入力画像データがプログレッシブ信号である場合に参照する、

複数の温度範囲のそれぞれに対応したOSパラメータが格納されたOS
テーブルメモリ（ROM）と、入力画像データがインターレース信号で
ある場合に参照する、複数の温度範囲のそれぞれに対応したOSパラメ
ータが格納されたOSテーブルメモリ（ROM）とを個別に設けた構成
5とした場合の実施形態5を示す図である。

図8は、図7の制御CPUの詳細を説明するための図である。

図9は、図7のOSテーブルメモリ（ROM）を入力画像データの信
号種別及び装置内温度に応じて切り換え選択する動作を説明するための
図である。

10 図10は、入力画像データがプログレッシブ信号である場合とインタ
ーレース信号である場合とでOSパラメータを共用した場合の実施形態
6を示す図である。

図11は、図10の制御CPUの詳細を示す図である。

15 図12は、図10のOSテーブルメモリ（ROM）を入力画像データ
の信号種別及び装置内温度に応じて切り換え選択する動作を説明するた
めの図である。

図13は、図10の制御CPUとして別の構成を備えた場合の実施形
態7を示す図である。

20 図14は、入力画像データがプログレッシブ信号の場合とインターレ
ース信号の場合とで、一部のOSパラメータのみを共用した場合の実施
形態8を示す図である。

図15は、従来の液晶表示装置の一構成例を示す図である。

図16は、図15のOSテーブルメモリ（ROM）に格納されている
OSパラメータの一例を示す図である。

図17は、図15の制御C P Uの一構成例を示す図である。

図18は、図15のO Sテーブルメモリ（R O M）を装置内温度に応じて切り換え選択する動作を説明するための図である。

図19は、図15の液晶表示装置におけるオーバーシュート駆動を説明するための図である。

図20は、従来のI／P変換処理を説明するための図である。

図21は、図20のI／P変換処理によって表示画像の輪郭位置がフレーム毎に変化してしまうことを説明するための図である。

10 発明を実施するための最良の形態

本発明の液晶表示装置においては、液晶の応答速度を改善するために、
15 入力画像データに対して上述したオーバーシュート駆動により強調変換
処理を施すが、その際、インターレース信号をI／P変換する際に発生
する不所望なちらつきノイズやジャギー等が強調されて目立つことを抑
えるために、入力画像データがインターレース信号である場合には、入
20 力画像データがプログレッシブ信号である場合に比べて、画像データに
に対する強調変換度合いをより小さくする。これによって、液晶表示パネ
ルの光学応答特性を補償して、残像や尾引きの発生を抑制しつつ、I／
P変換する際に発生する輪郭部での不所望な偽信号の強調を抑制して、
高画質の画像表示を行うことが可能となる。

（実施形態1）

図1は本発明の液晶表示装置の実施形態1を説明するための図、図2
は図1のO Sテーブルメモリ（R O M）を参照して得られるO Sパラメ
ータと、入力信号種別に応じて与えられる乗算係数とを用いて、液晶表

示パネルに供給する強調変換データを求める場合を説明するための図である。なお、以下に説明する図において、図15と共に通する部分には同一符号を付すものとする。また、以下の説明においては、各実施形態における強調変換部による強調変換が異なるため、それぞれの実施形態においては強調変換部に符号14A～14Fのいずれかを付している。同様に、各実施形態における制御CPUによる制御も異なるため、それぞれの実施形態では符号12A～12Gのいずれかを付している。

図1に示す実施形態1の液晶表示装置は、入力画像データがプログレッシブ信号である場合は無変換のままで、入力画像データがインターレース信号である場合はプログレッシブ信号にI/P変換した上で、液晶表示パネルの光学応答速度を改善するために、画像データに対する強調変換処理を施すものであり、その際、I/P変換処理された画像データに対する強調変換度合いを、入力画像データがもともとプログレッシブ信号である場合より小さくするものであって、映像信号種別検出部10、I/P変換部11、制御CPU12A、強調変換部14A、フレームメモリ15、液晶コントローラ16、液晶表示パネル17を備えている。

信号種別検出手段としての映像信号種別検出部10は、入力画像データがインターレース信号であるかプログレッシブ信号であるかの信号種別を検出する。その際、水平周波数をカウントし、信号フォーマットを判別するような検出方法を用いることができる。I/P変換手段としてのI/P変換部11は、図20で説明したように、インターレース信号の偶数フィールドと奇数フィールドのそれぞれに対しデータ補間し、偶数フィールドと奇数フィールドのそれぞれを、図21に示したように、それぞれ1フレーム分の画像データとする変換を行う。これにより、3

0 フレーム／秒（60 フィールド／秒）のインターレース映像信号（NTSC 放送方式の場合）から 60 フレーム／秒の擬似的なプログレッシブ映像信号に変換される。

制御手段としての制御 C P U 1 2 A は、映像信号種別検出部 1 0 によってインターレース信号が検出されたとき、I/P 変換部 1 1 に対して I/P 変換処理を行わせたり、映像信号種別検出部 1 0 によって検出された信号種別に応じて強調変換部 1 4 A による強調変換処理を制御したりする。

強調変換手段としての強調変換部 1 4 A は、制御 C P U 1 2 A による制御により、これから表示する現フレームの画像データ（現垂直期間の画像データ）と、フレームメモリ 1 5 に格納された 1 フレーム前の画像データ（1 垂直期間前の画像データ）とを比較し、その比較結果である階調遷移パターンに応じた O S パラメータ（強調変換パラメータ）を O S テーブルメモリ（ROM）1 3 から読み出し、この読み出した O S パラメータに基づいて、これから表示する現フレームの画像表示に要する強調変換データ（書込階調データ）を求め、液晶コントローラ 1 6 に出力する。ここで、強調変換部 1 4 A には、入力画像データがプログレッシブ信号の場合、そのまま無変換の画像データが入力され、入力画像データがインターレース信号の場合、I/P 変換処理された後の画像データが入力される。

この場合、図 2 に示すように、O S テーブルメモリ（ROM）1 3 を参照して得られる O S パラメータと、入力画像データの信号種別に応じて与えられる乗算係数とを用いることで、液晶表示パネル 1 7 に供給する強調変換データを求めることができる。すなわち、演算部 1 4 d によ

り、これから表示するM番目のフレームの入力画像データ（Current Data）と、フレームメモリ15に格納されたM-1番目のフレームの入力画像データ（Previous Data）とを比較し、その比較結果（階調遷移）に対応する（すなわち、その比較結果により指定される）OSパラメータをOSテーブルメモリ（ROM）13から読み出し、線形補完等の演算を施すことにより、強調演算データを出力する。

そして、減算器14aによって現フレームの画像データからその強調演算データを減算して差分データを求め、乗算器14bによってその差分データに対し制御CPU12Aからの係数切換制御信号により切り換えられる乗算係数 α_1 又は β_1 を乗算し、加算器14cによってその乗算係数が乗算された差分データを現フレームの画像データに加算し、その加算したデータを強調変換データとして液晶コントローラ16に与える。これにより、液晶画素が所定期間内において入力画像データの定める透過率となるように駆動表示される。ここで、所定期間とは1フレーム画像の表示期間（画素書き換え周期）であり、通常のホールド型表示の場合、1フレーム期間（たとえば60Hzのプログレッシブスキャンの場合は16.7 msec）であり、たとえば1フレーム期間の50%の期間に黒表示を行う擬似インパルス型表示とした場合には、画像表示期間は1/2フレーム期間（たとえば60Hzのプログレッシブスキャンの場合は8.3 msec）となる。

また、入力画像データがプログレッシブ信号の場合の乗算係数は $\alpha_1 = 1$ とし、入力画像データがインターレース信号の場合の乗算係数は $\beta_1 < 1$ としている。これにより、入力画像データがプログレッシブ信号の場合には、乗算係数 $\alpha_1 (= 1)$ が選択されて、液晶画素が所定期間

内において入力画像データの定める透過率となるように、画像データの強調変換を行うことにより、残像や尾引きが発生しない高画質の画像表示が行われる。一方、入力画像データがインターレース信号の場合は、乗算係数 β_1 (< 1) が選択されて、強調変換度合いをより小さくする
5 ことができ、I/P 変換処理によって表示画像の輪郭部等に発生する不所望なちらつきノイズやジャギー等の過強調による画質劣化が防止される。

なお、OS テーブルメモリ (ROM) 13 には、表示データ数が 8 ビットの 256 階調である場合、256 の全ての階調に対する OS パラメータ（実測値）を持たせてもよいが、たとえば図 16 に示したように、
10 32 階調毎の 9 つの代表階調についての 9×9 の OS パラメータ（実測値）のみを記憶しておき、その他の階調に対する強調変換データは、上記実測値から線形補完等の演算で求めるように構成することで、OS テーブルメモリ (ROM) 13 の記憶容量を抑制することができる。

フレームメモリ 15 は、1 フレーム分の画像データを格納することができるものであって、これから表示される現フレームの画像データに対し、1 フレーム前の画像データが格納されている。液晶コントローラ 16 は、強調変換部 14A からの強調変換データに基づき、ゲートドライバ 18 及びソースドライバ 19 を駆動し、液晶表示パネル 17 に対し画像表示を行わせる。液晶表示パネル 17 は、上述した非線形素子（シリチング素子）である TFT (Thin Film Transistor) を有し、ゲートドライバ 18 及びソースドライバ 19 の駆動により画像表示を行う。
20

次に、上述した実施形態 1 での入力画像データの強調変換による液晶表示制御方法について説明する。

まず、入力画像データがあると、映像信号種別検出部10により、インターレース信号であるかプログレッシブ信号であるかの信号種別が検出される。検出に際しては、上述したように、入力画像データの水平周波数をカウントし、信号フォーマットを判別するような検出方法を用いることができる。
5

ここで、たとえばプログレッシブ信号が検出されると、映像信号種別検出部10から制御C P U 1 2 Aに対し、プログレッシブ信号を検出したことが通知される。この場合には、I／P変換部11によるI／P変換処理は行われず、入力画像データはそのまま強調変換部14Aに入力
10される。

このとき、制御C P U 1 2 Aにより強調変換部14Aに対して、入力画像データに対する強調変換処理が指示される。この場合、上述したように、演算部14dにより、これから表示するM番目のフレームの入力画像データ (Current Data) と、フレームメモリ15に格納されたM-
15 1番目のフレームの入力画像データ(Previous Data)とが比較され、その比較結果（階調遷移）に対応するOSパラメータがOSテーブルメモリ (R O M) 13から読み出され、強調演算データが求められる。なお、この強調演算データは、液晶表示パネル17が所定期間内においてこれから表示するM番目のフレームの入力画像データにより定められる透過率に到達可能なデータである。減算器14aによってその強調演算データとこれから表示するM番目のフレームの入力画像データとの差分データが求められる。
20

ここで、制御C P U 1 2 Aによりプログレッシブ信号の場合の乗算係数 α_1 (= 1) が選択されるため、乗算器14bによって減算器14a

による差分データに対し乗算係数 α_1 (= 1) が乗算され (すなわち、差分データがそのまま出力され)、加算器 14c によってその乗算されたデータとこれから表示するM番目のフレームの入力画像データとが加算され、その加算されたデータが強調変換データとして液晶コントローラ 16 に与えられる (従って、この場合、液晶表示パネル 17 に供給される強調変換データは、演算部 14d による強調演算データと等しい)。これにより、入力画像データがプログレッシブ信号の場合には、液晶画素が所定期間内において入力画像データの定める透過率となるように表示駆動されるので、液晶表示パネル 17 の光学応答特性を補償して、残像や尾引きのない高画質の画像表示が行われる。

これに対し、映像信号種別検出部 10 により、インターレース信号が検出されると、制御 C P U 12 により I / P 変換部 11 が制御され、I / P 変換部 11 によってインターレース信号の入力画像データに対する I / P 変換処理が行われ、擬似的なプログレッシブ信号に変換された上で、強調変換部 14A に入力される。

またこのとき、制御 C P U 12A により強調変換部 14A に対して、I / P 変換処理された画像データに対する強調変換処理が指示される。この場合、上述したように、演算部 14d により、これから表示するM番目のフレームの入力画像データ (Current Data) と、フレームメモリ 15 に格納されたM-1番目のフレームの入力画像データ (Previous Data) とが比較され、その比較結果 (階調遷移) に対応する O S パラメータが O S テーブルメモリ (R O M) 13 から読み出され、強調演算データが求められる。なお、この強調演算データは、液晶表示パネル 17 が所定期間内においてこれから表示するM番目のフレームの入力画像データ

タにより定められる透過率に到達可能なデータである。減算器 14a によってその強調演算データとこれから表示するM番目のフレームの入力画像データとの差分データが求められる。

ここで、制御 C P U 1 2 A によりインターレース信号の場合の乗算係数 β_1 (< 1) が選択されるため、乗算器 14b によって減算器 14a による差分データに対し乗算係数 β_1 が乗算され (すなわち、差分データが低減されて出力され)、加算器 14c によってその乗算されたデータとこれから表示するM番目のフレームの入力画像データとが加算され、その加算されたデータが強調変換データとして液晶コントローラ 16 に与えられる (従って、この場合、液晶表示パネル 17 に供給される強調変換データは、演算部 14d による強調演算データより強調変換度合いが小さい)。これにより、入力画像データがインターレース信号の場合には、液晶表示パネル 17 の光学応答特性を補償して、残像や尾引きの発生を抑えつつ、I / P 変換処理によって発生する不所望な偽信号が強調されることによる画質劣化を抑制して、高画質の画像表示が行われる。

以上のように、実施形態 1 では、映像信号種別検出部 10 によりプログラミングシップ信号が検出された場合、強調変換部 14A により現フレームの入力画像データと 1 フレーム前の入力画像データとの比較結果 (階調遷移) に対応するOSパラメータをOSテーブルメモリ (R O M) 13 から読み出し、その読み出したOSパラメータに基づいて得られた強調演算データを強調変換データとして液晶コントローラ 16 に出力するようにしたので、液晶画素が所定期間内において入力画像データの定める透過率となるように表示駆動することができ、残像や尾引きのない高画質の画像表示を行うことが可能である。

これに対し、映像信号種別検出部 10 によりインターレース信号が検出された場合、強調変換部 14A により現フレームの入力画像データと 1 フレーム前の入力画像データとの比較結果（階調遷移）に対応する OS パラメータを OS テーブルメモリ（ROM）13 から読み出し、その 5 読み出した OS パラメータに基づいて得られた強調演算データより強調変換度合いを小さくして、強調変換データとして液晶コントローラ 16 に出力するようにしたので、液晶の応答速度を改善して残像や尾引きの発生を抑制するとともに、インターレース信号を I/P 変換処理する際に画像輪郭部等で生じる偽信号による画質劣化を抑えることができ、高 10 画質の画像表示を行うことが可能となる。

（実施形態 2）

図 3 は入力画像データがプログレッシブ信号である場合に、画像データの強調変換に用いる OS パラメータが格納された OS テーブルメモリ（ROM）と、入力画像データがインターレース信号である場合に、画像データの強調変換に用いる OS パラメータが格納された OS テーブルメモリ（ROM）とを個別に設けた場合の実施形態 2 を示す図である。なお、以下に説明する図において、図 1 と共に通する部分には同一符号を付し重複する説明を省略する。

図 3 に示す液晶表示装置では、入力画像データがプログレッシブ信号 20 である場合に参照する OS テーブルメモリ（ROM）13a と、入力画像データがインターレース信号である場合に参照する OS テーブルメモリ（ROM）13b とを備え、映像信号種別検出部 10 により検出された入力画像データの信号種別に応じて OS テーブルメモリ（ROM）13a, 13b のいずれかを切り換え参照して、画像データの強調変換処

理を行うようにしている。

また、OSテーブルメモリ(ROM)13b内のOSパラメータは、OSテーブルメモリ(ROM)13a内のOSパラメータより小さい値である。これは、上述したように、インターレース信号をI/P変換処理した場合に画像輪郭部で生じる偽信号が強調されて目立つことを抑制するために、入力画像データがインターレース信号である場合には、入力画像データがプログレッシブ信号である場合に比べて、画像データに対する強調変換度合いを小さくする必要があるためである。

なお、ここでは、それぞれのOSパラメータを、それぞれ個別に設けられたOSテーブルメモリ(ROM)13a, 13bに格納しているが、单一のOSテーブルメモリ(ROM)の異なるテーブル領域にそれぞれのOSパラメータを格納しておき、制御CPU12Bからの切換制御信号に応じて、参照するテーブル領域を適応的に切り換えることにより、OSパラメータを切換選択して、強調変換データを求めるように構成してもよい。

このような構成では、上述したように、映像信号種別検出部10により、たとえばプログレッシブ信号が検出されると、映像信号種別検出部10から制御CPU12Bに対し、プログレッシブ信号を検出したことが通知される。この場合には、I/P変換部11によるI/P変換処理は行われず、入力画像データはそのまま強調変換部14Bに入力される。

このとき、制御CPU12Bにより強調変換手段としての強調変換部14Bに対して、入力画像データに対する強調変換処理が指示される。この場合、強調変換部14Bは、これから表示するM番目のフレームの入力画像データ(Current Data)と、フレームメモリ15に格納された

M-1 番目のフレームの入力画像データ (Previous Data) との比較結果

(階調遷移) に対応する (すなわち、その比較結果により指定される)

OS パラメータを、入力画像データがプログレッシブ信号である場合に
参照する OS テーブルメモリ (ROM) 13a から読み出し、この OS

5 パラメータを用いて線形補完等の演算を施すことで、液晶コントローラ

16 に出力する強調変換データが求められる。なお、この強調変換データは、液晶表示パネル 17 が所定期間内においてこれから表示する M 番
目 10 のフレームの入力画像データにより定められる透過率に到達可能なデ
ータである。

これにより、入力画像データがプログレッシブ信号の場合には、液晶
画素が所定期間内において入力画像データの定める透過率となるように
表示駆動されるので、液晶表示パネル 17 の光学応答特性を補償して、
残像や尾引きのない高画質の画像表示が行われる。

これに対し、映像信号種別検出部 10 により、インターレース信号が
15 検出されると、制御 CPU 12B により I/P 変換部 11 が制御され、
I/P 変換部 11 によってインターレース信号の入力画像データに対する
I/P 変換処理が行われ、擬似的なプログレッシブ信号に変換された
上で、強調変換部 14B に入力される。

またこのとき、制御 CPU 12B により強調変換部 14B に対して、
20 I/P 変換処理された画像データに対する強調変換処理が指示される。
この場合、強調変換部 14B は、これから表示する M 番目のフレームの
入力画像データ (Current Data) と、フレームメモリ 15 に格納された
M-1 番目のフレームの入力画像データ (Previous Data) との比較結果
(階調遷移) に対応する (すなわち、その比較結果により指定される)

OS パラメータを、入力画像データがインターレース信号である場合に参考する OS テーブルメモリ (ROM) 13b から読み出し、この OS パラメータを用いて線形補完等の演算を施すことで、液晶コントローラ 16 に出力する強調変換データが求められる。なお、この強調変換データは、入力画像データがプログレッシブ信号である場合に、OS テーブルメモリ (ROM) 13a を参照して求められた強調変換データに比べて、その強調変換度合いが小さくなっている。

これにより、入力画像データがインターレース信号の場合には、液晶表示パネル 17 の光学応答特性を補償して、残像や尾引きの発生を抑えつつ、I/P 変換処理によって発生する不所望な偽信号が強調されることによる画質劣化を抑制して、高画質の画像表示が行われる。

このように、実施形態 2 では、入力画像データがプログレッシブ信号である場合に用いる OS パラメータが格納された OS テーブルメモリ (ROM) 13a と、入力画像データがインターレース信号である場合に用いる OS パラメータが格納された OS テーブルメモリ (ROM) 13b とを備え、OS テーブルメモリ (ROM) 13b 内の OS パラメータを、OS テーブルメモリ (ROM) 13a 内の OS パラメータより小さい値とし、前記検出されたプログレッシブ信号又はインターレース信号に応じて OS テーブルメモリ (ROM) 13a, 13b のいずれかより読み出された OS パラメータを用いて、強調変換データを求めるようにしたので、入力画像データの信号種別に応じた適切な強調変換処理を画像データに施すことができる。

(実施形態 3)

図 4 は図 1 の構成に温度センサを追加し、OS テーブルメモリ (RO

M) 13 を参照して得られるOSパラメータと、入力画像データの信号種別及び装置内温度に応じた乗算係数を用いて、画像データに対する強調変換処理を行わせる場合の実施形態3を示す図である。

図4に示す液晶表示装置では、OSテーブルメモリ(ROM)13に、
5 上記同様に、入力画像データがプログレッシブ信号の場合に最適化されたOSパラメータ(強調変換パラメータ)が格納されており、信号種別検出手段としての映像信号種別検出部10による信号種別検出データと温度検出手段としての温度センサ20による温度検出データとに応じた後述の乗算係数 $\alpha_1 \sim \alpha_4$ 、 $\beta_1 \sim \beta_4$ を用いて入力画像データに対する強調変換を行わせるようにしている。
10

ここで、OSテーブルメモリ(ROM)13には、上述したように、表示データ数が8ビットの256階調である場合、256の全ての階調に対するOSパラメータ(実測値)を持っていてもよいが、たとえば図
15 16に示したように、32階調毎の9つの代表階調についての 9×9 のOSパラメータ(実測値)のみを記憶しておき、その他の階調に対する強調変換データは、上記実測値から線形補完等の演算で求めるように構成することで、OSテーブルメモリ(ROM)13の記憶容量を抑制することができる。

本実施形態の強調変換部14Cは、図2と同様の構成により実現され、
20 OSテーブルメモリ(ROM)13から読み出されたOSパラメータと、信号種別及び液晶表示パネル17の温度に応じた乗算係数 $\alpha_1 \sim \alpha_4$ 、 $\beta_1 \sim \beta_4$ とを用いて、液晶表示パネル17の温度依存特性を含む光学応答特性を補償するための強調変換データを求めて、液晶コントローラ
16に出力することができる。ここで、入力画像データがプログレッシ

ブ信号の場合の乗算係数は $\alpha_1 \sim \alpha_4$ とし、入力画像データがインターレース信号の場合の乗算係数は $\beta_1 \sim \beta_4$ とする。ただし、 $\beta_1 < \alpha_1$ 、 $\beta_2 < \alpha_2$ 、 $\beta_3 < \alpha_3$ 、 $\beta_4 < \alpha_4$ である。

すなわち、温度センサ20からの温度検出データを、たとえば15°C以下、15°Cより大きく25°C以下、25°Cより大きく35°C以下、35°Cより大きい場合の4段階の温度範囲に分けて、入力画像データがプログレッシブ信号であるとき、たとえば装置内温度が15°C以下である場合は乗算係数 α_1 ($> \alpha_2$)、15°Cより大きく25°C以下である場合は乗算係数 α_2 ($> \alpha_3$)、25°Cより大きく35°C以下である場合は乗算係数 α_3 ($> \alpha_4$)、35°Cより大きい場合は乗算係数 α_4 (=1)とし、入力画像データがインターレース信号であるとき、たとえば装置内温度が15°C以下である場合は乗算係数 β_1 ($> \beta_2$)、15°Cより大きく25°C以下である場合は乗算係数 β_2 ($> \beta_3$)、25°Cより大きく35°C以下である場合は乗算係数 β_3 ($> \beta_4$)、35°Cより大きい場合は乗算係数 β_4 (< 1)とするものについて説明するが、乗算係数は3段階以下或いは5段階以上の温度範囲に対応したものとしてもよいことは言うまでもない。

なお、これらの乗算係数 $\alpha_1 \sim \alpha_4$ 、 $\beta_1 \sim \beta_4$ は、液晶表示パネル17の光学応答特性の実測値から予め得られたものである。これにより、入力画像データがインターレース信号の場合は、プログレッシブ信号の場合よりも小さな強調変換度合いで画像データの強調変換を行うことができ、I/P変換処理によって発生する不所望な偽信号が強調されることによる画質劣化を抑制しつつ、液晶表示パネル17の光学応答特性（温度依存特性を含む）を補償して、残像や尾引きのない高品位な画像

表示を行うことが可能となる。

また、温度センサ 20 は、その本来の目的から液晶表示パネル 17 内に設けることが望ましいが、これは構造上困難であるため、液晶表示パネル 17 にできる限り近い場所に設置すればよい。また、温度センサ 20 は、1 個に限らず複数個とし、液晶表示パネル 17 の各部位に対応して配置させるようにしてもよい。複数の温度センサ 20 を設けた場合には、それぞれの温度センサ 20 からの検出結果を平均した値を温度検出データとして用いてもよいし、変化の大きいいずれかの温度センサ 20 からの検出結果を温度検出データとして用いてもよい。

このような構成では、上述したように、映像信号種別検出部 10 によりたとえばプログレッシブ信号が検出されると、映像信号種別検出部 10 から制御 C P U 1 2 C に対し、プログレッシブ信号を検出したことが通知される。この場合には、I/P 変換部 11 による I/P 変換処理は行われず、入力画像データはそのまま強調変換部 14 C に入力される。

このとき、制御 C P U 1 2 C により強調変換手段としての強調変換部 14 C に対して、入力画像データに対する強調変換処理が指示される。この場合、上述したように、演算部 14 d により、これから表示する M 番目のフレームの入力画像データ (Current Data) と、フレームメモリ 15 に格納された M-1 番目のフレームの入力画像データ (Previous Data) とが比較され、その比較結果 (階調遷移) に対応する (すなわち、その比較結果により指定される) O S パラメータが O S テーブルメモリ (R O M) 13 から読み出されて強調演算データが求められる。そして、減算器 14 a によってその強調演算データとこれから表示する M 番目のフレームの入力画像データとの差分データが求められる。

このとき、制御C P U 1 2 Cには温度センサ20からの温度検出データが取り込まれており、制御C P U 1 2 Cによりその温度検出データに応じた乗算係数 $\alpha_1 \sim \alpha_4$ のいずれかが切り換え選択される。ここで、温度検出データがたとえば15°C以下である場合は乗算係数 $\alpha_1 (> \alpha_2)$ となり、15°Cより大きく25°C以下である場合は乗算係数 $\alpha_2 (> \alpha_3)$ となり、25°Cより大きく35°C以下である場合は乗算係数 $\alpha_3 (> \alpha_4)$ となり、35°Cより大きい場合は乗算係数 $\alpha_4 (= 1)$ となる。

温度検出データに応じて、これらの乗算係数 $\alpha_1 \sim \alpha_4$ のいずれかが制御C P U 1 2 Cにより切り換えられると、乗算器14bにより前記差分データに対していずれかの乗算係数 $\alpha_1 \sim \alpha_4$ が乗算され、加算器14cによってその乗算されたデータとこれから表示するM番目のフレームの入力画像データとが加算され、その加算されたデータが強調変換データとして液晶コントローラ16に与えられる。これにより、入力画像データがプログレッシブ信号の場合には、液晶表示パネル17の温度が変化しても、液晶表示パネル17の光学応答特性（温度依存特性を含む）を補償して、残像や尾引きのない高画質の画像表示が行われる。

これに対し、映像信号種別検出部10により、インターレース信号が検出されると、制御C P U 1 2 CによりI/P変換部11が制御され、I/P変換部11によってインターレース信号の入力画像データに対するI/P変換処理が行われ、擬似的なプログレッシブ信号に変換された上で、強調変換部14Cに入力される。

またこのとき、制御C P U 1 2 Cにより強調変換部14Cに対して、I/P変換処理された画像データに対する強調変換処理が指示される。

この場合、上述したように、演算部 14d により、これから表示する M 番目のフレームの入力画像データ (Current Data) と、フレームメモリ 15 に格納された M-1 番目のフレームの入力画像データ (Previous Data) とが比較され、その比較結果（階調遷移）に対応する（すなわち、
5 その比較結果により指定される）OS パラメータが OS テーブルメモリ (ROM) 13 から読み出されて強調演算データが求められる。そして、減算器 14a によってその強調演算データとこれから表示する M 番目のフレームの入力画像データとの差分データが求められる。

このとき、制御 CPU 12C には温度センサ 20 からの温度検出データが取り込まれており、制御 CPU 12C によりその温度検出データに応じた乗算係数 $\beta_1 \sim \beta_4$ のいずれかが切り換え選択される。ここで、
10 温度検出データがたとえば 15°C 以下である場合は乗算係数 $\beta_1 (> \beta_2)$ となり、15°C より大きく 25°C 以下である場合は乗算係数 $\beta_2 (> \beta_3)$ となり、25°C より大きく 35°C 以下である場合は乗算係数
15 $\beta_3 (> \beta_4)$ となり、35°C より大きい場合は乗算係数 $\beta_4 (< 1)$ となる。

温度検出データに応じて、これらの乗算係数 $\beta_1 \sim \beta_4$ のいずれかが制御 CPU 12C により切り換えられると、乗算器 14b により前記差分データに対していずれかの乗算係数 $\beta_1 \sim \beta_4$ が乗算され、加算器 14c によってその乗算されたデータとこれから表示する M 番目のフレームの入力画像データとが加算され、その加算されたデータが強調変換データとして液晶コントローラ 16 に与えられる。
20

ここで、入力画像データがインターレース信号の場合には、 $\beta_1 < \alpha_1$ 、 $\beta_2 < \alpha_2$ 、 $\beta_3 < \alpha_3$ 、 $\beta_4 < \alpha_4$ であるため、液晶表示パネル

17 の温度が変化しても、液晶表示パネル 17 の光学応答特性（温度依存特性を含む）を補償して、残像や尾引きの発生を抑えつつ、I/P 変換処理によって発生する不所望な偽信号が強調されることによる画質劣化を抑制して、高画質の画像表示が行われる。

5 このように、実施形態 3 では、温度センサ 20 による温度検出データに応じた、入力画像データがプログレッシブ信号の場合の乗算係数 α_1 ~ α_4 と、インターレース信号の場合の乗算係数 β_1 ~ β_4 を用いて、画像データに対する強調変換度合いを可変制御するようにしたので、入
10 力画像データの信号種別及び装置内温度に応じた適切な強調変換処理を画像データに施すことが可能となり、高画質の画像表示を行わせること
ができる。

(実施形態 4)

図 5 は図 4 の OS テーブルメモリ (ROM) を入力画像データがプログレッシブ信号である場合に参照する、画像データの強調変換に用いる
15 OS パラメータが格納された OS テーブルメモリ (ROM) と、入力画像データがインターレース信号である場合に参照する、画像データの強調変換に用いる OS パラメータが格納された OS テーブルメモリ (ROM) とを個別に設けた構成とし、装置内温度に応じた乗算係数を用いて
画像データに対する強調変換度合いを可変する場合の実施形態 4 を示す
20 図、図 6 は図 5 の OS テーブルメモリ (ROM) を参照して得られる OS パラメータと温度センサによる温度検出データに応じた乗算係数とを用いて強調変換データを求める場合を説明するための図である。

図 5 に示す液晶表示装置では、入力画像データがプログレッシブ信号である場合に参照する OS テーブルメモリ (ROM) 13a と、入力画

像データがインターレース信号である場合に参照するOSテーブルメモリ(ROM)13bとを備え、前記検出されたプログレッシブ信号又はインターレース信号に応じてOSテーブルメモリ(ROM)13a, 13bのいずれかを切り換え参照するとともに、温度センサ20による温度検出データに応じた後述の乗算係数 $\alpha_1 \sim \alpha_4$ を用いて入力画像データに対する強調変換を行わせるようにしている。
5

また、OSテーブルメモリ(ROM)13b内のOSパラメータは、OSテーブルメモリ(ROM)13a内のOSパラメータより小さい値である。これは、上述したように、I/P変換処理後の画像データに対する強調変換によって、表示画像の輪郭部で生じるちらつきノイズ(偽信号)等が強調されて目立つのを抑制するために、入力画像データがインターレース信号の場合には、画像データに対する強調変換度合いを、入力画像データがプログレッシブ信号の場合よりも小さくする必要があるためである。
10
15

なお、ここでは、それぞれのOSパラメータを、それぞれ個別に設けられたOSテーブルメモリ(ROM)13a, 13bに格納しているが、単一のOSテーブルメモリ(ROM)の異なるテーブル領域にそれぞれのOSパラメータを格納しておき、制御CPU12Dからの切換制御信号に応じて、参照するテーブル領域を適応的に切り換えることにより、OSパラメータを切換選択して、強調変換データを求めるように構成してもよい。
20

また、OSテーブルメモリ(ROM)13a, 13bには、上述したように、表示データ数が8ビットの256階調である場合、256の全ての階調に対するOSパラメータ(実測値)を持っていてもよいが、た

とえば図16に示したように、32階調毎の9つの代表階調についての
9×9のOSパラメータ（実測値）のみを記憶しておき、その他の階調
に対する強調変換データは、上記実測値から線形補完等の演算で求める
ように構成することで、OSテーブルメモリ（ROM）13の記憶容量
5 を抑制することができる。

本実施形態の強調変換部14Dは、図2と同様の構成により実現され、
入力信号種別に応じてOSテーブルメモリ（ROM）13a, 13bの
いずれかより読み出されたOSパラメータと、液晶表示パネル17の温
度に応じた乗算係数は $\alpha_1 \sim \alpha_4$ とを用いて、液晶表示パネル17の温
度依存特性を含む光学応答特性を補償するための強調変換データを求め
10 て、液晶コントローラ16に出力することができる。

すなわち、温度センサ20からの温度検出データを、たとえば15°C
以下、15°Cより大きく25°C以下、25°Cより大きく35°C以下、3
5°Cより大きい場合の4段階の温度範囲に分けて、たとえば装置内温度
15 が15°C以下である場合は乗算係数 $\alpha_1 (> \alpha_2)$ 、15°Cより大きく
25°C以下である場合は乗算係数 $\alpha_2 (> \alpha_3)$ 、25°Cより大きく3
5°C以下である場合は乗算係数 $\alpha_3 (> \alpha_4)$ 、35°Cより大きい場合
は乗算係数 $\alpha_4 (= 1)$ とするものについて説明するが、乗算係数は3
段階以下或いは5段階以上の温度範囲に対応したものとしてもよいこと
20 は言うまでもない。

なお、これらの乗算係数 $\alpha_1 \sim \alpha_4$ は、液晶表示パネル17の光学応
答特性の実測値から予め得られたものである。これにより、入力画像デ
ータがインターレース信号の場合は、プログレッシブ信号の場合よりも
小さな強調変換度合いで画像データの強調変換を行うことができ、I /

P変換処理によって発生する不所望な偽信号が強調されることによる画質劣化を抑制しつつ、液晶表示パネル17の光学応答特性（温度依存特性を含む）を補償して、残像や尾引きのない高品位な画像表示が行われる。

5 また、温度センサ20は、その本来の目的から液晶表示パネル17内に設けることが望ましいが、これは構造上困難であるため、液晶表示パネル17にできる限り近い場所に設置すればよい。また、温度センサ20は、1個に限らず複数個とし、液晶表示パネル17の各部位に対応して配置させるようにしてもよい。複数の温度センサ20を設けた場合には、それぞれの温度センサ20からの検出結果を平均した値を温度検出データとして用いてもよいし、変化の大きいいずれかの温度センサ20からの検出結果を温度検出データとして用いてもよい。

10 このような構成では、上述したように、映像信号種別検出部10によりたとえばプログレッシブ信号が検出されると、映像信号種別検出部10から制御C P U 1 2 Dに対し、プログレッシブ信号を検出したことが通知される。この場合には、I/P変換部11によるI/P変換処理は行われず、入力画像データはそのまま強調変換部14Dに入力される。

15 このとき、制御C P U 1 2 Dにより強調変換手段としての強調変換部14Dに対して、入力画像データに対する強調変換処理が指示される。

20 この場合、図6に示すように、制御C P U 1 2 Dからのパラメータ切換制御信号によりOSテーブルメモリ(ROM)13aを参照するように指示される。そして、演算部14dにより、これから表示するM番目のフレームの入力画像データ(Current Data)と、フレームメモリ15に格納されたM-1番目のフレームの入力画像データ(Previous Data)と

の比較結果（階調遷移）に対応する（すなわち、その比較結果により指定される）OSパラメータがOSテーブルメモリ（ROM）13aから読み出されて強調演算データが求められる。そして、減算器14aによってその強調演算データとこれから表示するM番目のフレームの入力画像データとの差分データが求められる。
5

このとき、制御CPU12Dには温度センサ20からの温度検出データが取り込まれており、制御CPU12Dによりその温度検出データに応じた乗算係数 $\alpha_1 \sim \alpha_4$ のいずれかを切り換え選択するための係数切換制御信号が強調変換部14Dに与えられる。ここで、温度検出データ
10 がたとえば15°C以下である場合は乗算係数 $\alpha_1 (> \alpha_2)$ となり、15°Cより大きく25°C以下である場合は乗算係数 $\alpha_2 (> \alpha_3)$ となり、25°Cより大きく35°C以下である場合は乗算係数 $\alpha_3 (> \alpha_4)$ となり、35°Cより大きい場合は乗算係数 $\alpha_4 (= 1)$ となる。

温度検出データに応じて、これらの乗算係数 $\alpha_1 \sim \alpha_4$ のいずれかが
15 制御CPU12Dからの係数切換制御信号により切り換えられると、乗算器14bにより前記差分データに対していずれかの乗算係数 $\alpha_1 \sim \alpha_4$ が乗算され、加算器14cによってその乗算されたデータとこれから表示するM番目のフレームの入力画像データとが加算され、その加算されたデータが強調変換データとして液晶コントローラ16に与えられる。
20 これにより、入力画像データがプログレッシブ信号の場合には、液晶表示パネル17の温度が変化しても、液晶表示パネル17の光学応答特性（温度依存特性を含む）を補償して、残像や尾引きのない高画質の画像表示が行われる。

これに対し、映像信号種別検出部10により、インターレース信号が

検出されると、制御 C P U 1 2 D により I / P 変換部 1 1 が制御され、インターレース信号の入力画像データに対する I / P 変換処理が行われ、擬似的なプログレッシブ信号に変換された上で、強調変換部 1 4 D に入力される。

5 またこのとき、制御 C P U 1 2 D により強調変換部 1 4 D に対して、I / P 変換処理された画像データに対する強調変換処理が指示される。この場合、制御 C P U 1 2 D からのパラメータ切換制御信号により O S テーブルメモリ (R O M) 1 3 b を参照するように指示される。そして、演算部 1 4 d により、これから表示する M 番目のフレームの入力画像データ (Current Data) と、フレームメモリ 1 5 に格納された M - 1 番目のフレームの入力画像データ (Previous Data) との比較結果（階調遷移）に対応する（すなわち、その比較結果により指定される） O S パラメータが O S テーブルメモリ (R O M) 1 3 b から読み出されて強調演算データが求められる。そして、減算器 1 4 a によってその強調演算データとこれから表示する M 番目のフレームの入力画像データとの差分データが求められる。

10

このとき、制御 C P U 1 2 D には温度センサ 2 0 からの温度検出データが取り込まれており、制御 C P U 1 2 D からはその温度検出データに応じた乗算係数 α 1 ~ α 4 のいずれかを切り替え選択するための係数切換制御信号が強調変換部 1 4 D に与えられる。ここで、温度検出データがたとえば 1 5 °C 以下である場合は乗算係数 α 1 ($> \alpha$ 2) となり、1 5 °C より大きく 2 5 °C 以下である場合は乗算係数 α 2 ($> \alpha$ 3) となり、2 5 °C より大きく 3 5 °C 以下である場合は乗算係数 α 3 ($> \alpha$ 4) となり、3 5 °C より大きい場合は乗算係数 α 4 (= 1) となる。

15

温度検出データに応じてこれらの乗算係数 $\alpha_1 \sim \alpha_4$ のいずれかが制御 C P U 1 2 D からの係数切換制御信号により切り換えられると、乗算器 1 4 b により前記差分データに対しても、前記乗算係数 $\alpha_1 \sim \alpha_4$ が乗算され、加算器 1 4 c によってその乗算されたデータとこれから表示する M 番目のフレームの入力画像データとが加算され、その加算されたデータが強調変換データとして液晶コントローラ 1 6 に与えられる。

ここで、入力画像データがインターレース信号の場合には、上述したように、OS テーブルメモリ (ROM) 1 3 b 内の OS パラメータが OS テーブルメモリ (ROM) 1 3 a 内の OS パラメータより小さい値であるため、液晶表示パネル 1 7 の温度が変化しても、液晶表示パネル 1 7 の光学応答特性（温度依存特性を含む）を補償して、残像や尾引きの発生を抑えつつ、I/P 変換処理によって発生する不所望な偽信号が強調されることによる画質劣化を抑制して、高画質の画像表示が行われる。

このように、実施形態 4 では、入力画像データがプログレッシブ信号である場合に参照する OS テーブルメモリ (ROM) 1 3 a と、入力画像データがインターレース信号である場合に参照する OS テーブルメモリ (ROM) 1 3 b とを備え、前記検出されたプログレッシブ信号又はインターレース信号に応じて OS テーブルメモリ (ROM) 1 3 a, 1 3 b のいずれかより読み出された OS パラメータを用いるとともに、温度センサ 2 0 による温度検出データに応じた乗算係数 $\alpha_1 \sim \alpha_4$ を用いて入力画像データに対する強調変換度合いを可変制御するようにしたので、入力画像データの信号種別及び装置内温度に応じた適切な強調変換処理を画像データに施すことが可能となり、高画質の画像表示を行わせることができる。

(実施形態 5)

図 7 は入力画像データがプログレッシブ信号である場合に参照する、複数の温度範囲のそれぞれに対応した OS パラメータが格納された OS テーブルメモリ (ROM) と、入力画像データがインターレース信号である場合に参照する、複数の温度範囲のそれぞれに対応した OS パラメータが格納された OS テーブルメモリ (ROM) とを個別に設けた構成とした場合の実施形態 5 を示す図、図 8 は図 7 の制御 CPU の詳細を説明するための図、図 9 は図 7 の OS テーブルメモリ (ROM) を入力画像データの信号種別及び装置内温度に応じて切り換え選択する動作を説明するための図である。

図 7 に示すように、実施形態 5 では、入力画像データがプログレッシブ信号である場合に参照する OS テーブルメモリ (ROM) 131～134 と、入力画像データがインターレース信号である場合に参照する OS テーブルメモリ (ROM) 135～138 とを設けている。そして、
15 入力画像データがインターレース信号であるかプログレッシブ信号であるかの信号種別を検出し、その信号種別と温度センサ 20 からの温度検出データによって得られる装置内温度とに応じて、OS テーブルメモリ (ROM) 131～138 のいずれかを切り換え参照し、画像データに対する強調変換処理を行うようにしている。

ここで、入力画像データがインターレース信号である場合に参照する OS テーブルメモリ (ROM) 135～138 内の OS パラメータは、入力画像データがプログレッシブ信号である場合に参照する OS テーブルメモリ (ROM) 131～134 内の OS パラメータより小さい値である。これは、上述したように、I/P 変換処理後の画像データに対す

る強調変換によって、表示画像の輪郭部で生じるちらつきノイズ（偽信号）等が強調されて目立つのを抑制するために、入力画像データがインターレース信号である場合には、入力画像データがプログレッシブ信号の場合よりも、画像データに対する強調変換度合いを小さくする必要があるためである。
5

なお、ここでは、それぞれのOSパラメータを、それぞれ個別に設けられたOSテーブルメモリ（ROM）131～138に格納しているが、单一のOSテーブルメモリ（ROM）の異なるテーブル領域にそれぞれのOSパラメータを格納しておき、制御CPU12Eからの切換制御信号に応じて、参照するテーブル領域を適応的に切り換えることにより、OSパラメータを切換選択して、強調変換データを求めるように構成してもよい。

また、OSテーブルメモリ（ROM）131～138には、上述したように、表示データ数が8ビットの256階調である場合、256の全ての階調に対するOSパラメータ（実測値）を持っていてもよいが、たとえば図16に示したように、32階調毎の9つの代表階調についての9×9のOSパラメータ（実測値）のみを記憶しておき、その他の階調に対する強調変換データは、上記実測値から線形補完等の演算で求めるように構成することで、OSテーブルメモリ（ROM）131～138の記憶容量を抑制することができる。
15
20

さらに、温度センサ20は、その本来の目的から液晶表示パネル17内に設けることが望ましいが、これは構造上困難であるため、液晶表示パネル17にできる限り近い場所に設置すればよい。また、温度センサ20は、1個に限らず複数個とし、液晶表示パネル17の各部位に対応

して配置させるようにしてもよい。複数の温度センサ 20 を設けた場合には、それぞれの温度センサ 20 からの検出結果を平均した値を温度検出データとして用いてもよいし、変化の大きいいずれかの温度センサ 20 からの検出結果を温度検出データとして用いてもよい。

5 ここで、各 OS テーブルメモリ (ROM) 131～138 は、図 9 に示すように、温度センサ 20 からの温度検出データに応じて切り換え参照されるようになっている。ここでは、装置内温度がたとえば 15°C 以下、15°C より大きく 25°C 以下、25°C より大きく 35°C 以下、35°C より大きい場合の 4 段階の温度範囲に対応させて、各 OS テーブル
10 メモリ (ROM) 131～138 を設けた構成としているが、3 段階以下或いは 5 段階以上の温度範囲に対応した OS パラメータを用意してもよいことは言うまでもない。

15 このような温度センサ 20 の温度検出データに応じて各 OS テーブルメモリ (ROM) 131～138 の切り換え選択を指示する制御 CPU 12E の構成を、図 8 により説明する。すなわち、制御手段としての制御 CPU 12E は、閾値判別部 12a、制御信号出力部 12c を有している。

20 閾値判別部 12a は、温度センサ 20 からの温度検出データを受け取ると、たとえば予め決められた所定の切換温度（閾値温度） T_{h1} 、 T_{h2} 、 T_{h3} とを比較する。ここでは、切換温度（閾値温度） T_{h1} 、 T_{h2} 、 T_{h3} はたとえば 15°C、25°C、35°C であり、装置内温度が 15°C 以下であるか、15°C より大きく 25°C 以下であるか、25°C より大きく 35°C 以下であるか、35°C より大きいかの判別結果を出力する。

制御信号出力部 12c は、映像信号種別検出部 10 によるインターレース信号又はプログレッシブ信号のいずれかの信号種別の検出結果と、
5 閾値判別部 12a による判別結果とに応じた切換制御信号を出力する。
すなわち、映像信号種別検出部 10 からの信号種別の検出結果と閾値判
別部 12a による判別結果とを受け取ると、その信号種別と温度検出デ
ータとに応じて、OS テーブルメモリ (ROM) 131～138 のいず
れを参照させるかを切換制御信号で指示する。

この場合、制御信号出力部 12c は、たとえば入力画像データがプロ
10 グレッシブ信号の場合「0」、インターレース信号の場合「1」とする
識別データと、たとえば温度センサ 20 からの温度検出データが 15°C
以下の場合「00」、15°C より大きく 25°C 以下の場合「01」、2
15 5°C より大きく 35°C 以下の場合「10」、35°C より大きい場合「1
1」とする識別データとを組み合わせることにより、3 ビットの切換制
御信号で 8 個の各 OS テーブルメモリ (ROM) 131～138 のいず
れを参照して、画像データの強調変換を行うかの指示を行うことができる。

このような構成では、上述したように、映像信号種別検出部 10 によ
りたとえばプログレッシブ信号が検出されると、映像信号種別検出部 1
0 から制御 CPU 12E に対し、プログレッシブ信号を検出したことが
20 通知される。この場合には、I/P 変換部 11 による I/P 変換処理は
行われず、入力画像データはそのまま強調変換部 14E に入力される。

このとき、制御 CPU 12E により強調変換手段としての強調変換部
14E に対して、入力画像データに対する強調変換処理が指示される。
この場合、閾値判別部 12a からの温度検出データが 15°C 以下である

か、15°Cより大きく25°C以下であるか、25°Cより大きく35°C以下であるか、35°Cより大きいかの判別結果に応じて、制御信号出力部12cにより、入力画像データがプログレッシブ信号である場合に参照するOSテーブルメモリ(ROM)131～134のいずれかを選択指示するための切換制御信号が出力される。
5

ここで、温度センサ20からの温度検出データがたとえば15°C以下である場合、OSテーブルメモリ(ROM)131を参照するように指示され、15°Cより大きく25°C以下である場合、OSテーブルメモリ(ROM)132を参照するように指示され、25°Cより大きく35°C以下である場合、OSテーブルメモリ(ROM)133を参照するように指示され、35°Cより大きい場合、OSテーブルメモリ(ROM)134を参照するように指示される。

そして、その指示を受けた強調変換部14Eにより、これから表示するM番目のフレームの入力画像データ(Current Data)と、フレームメモリ15に格納されたM-1番目のフレームの入力画像データ(Previous Data)との比較結果(階調遷移)に対応する(すなわち、その比較結果により指定される)OSパラメータが、前記選択指示されたOSテーブルメモリ(ROM)131～134のいずれかから読み出され、その読み出されたOSパラメータに基づいて強調変換データが求められ、液晶コントローラ16に与えられる。これにより、入力画像データがプログレッシブ信号の場合には、液晶表示パネル17の温度が変化しても、液晶表示パネル17の光学応答特性(温度依存特性を含む)を補償して、残像や尾引きのない高画質の画像表示が行われる。
20

これに対し、映像信号種別検出部10により、インターレース信号が

検出されると、制御C P U 1 2 EによりI／P変換部11が制御され、インターレース信号の入力画像データに対するI／P変換処理が行われ、擬似的なプログレッシブ信号に変換された上で、強調変換部14Eに入力される。

5 またこのとき、上述したように、閾値判別部12aからの温度検出データが15°C以下であるか、15°Cより大きく25°C以下であるか、25°Cより大きく35°C以下であるか、35°Cより大きいかの判別結果に応じて、制御信号出力部12cにより、入力画像データがインターレース信号である場合に参照するOSテーブルメモリ(ROM)135～1
10 138のいずれかを選択指示するための切換制御信号が出力される。

ここで、温度センサ20からの温度検出データがたとえば15°C以下である場合、OSテーブルメモリ(ROM)135を参照するように指示され、15°Cより大きく25°C以下である場合、OSテーブルメモリ(ROM)136を参照するように指示され、25°Cより大きく35°C以下である場合、OSテーブルメモリ(ROM)137を参照するように指示され、35°Cより大きい場合、OSテーブルメモリ(ROM)138を参照するように指示される。
15

そして、その指示を受けた強調変換部14Eにより、これから表示するM番目のフレームの入力画像データ(Current Data)と、フレームメモリ15に格納されたM-1番目のフレームの入力画像データ(Priorious Data)との比較結果(階調遷移)に対応する(すなわち、その比較結果により指定される)OSパラメータが、前記選択指示されたOSテーブルメモリ(ROM)135～138のいずれかから読み出され、その読み出されたOSパラメータに基づいて強調変換データが求められ、液

晶コントローラ 16 に与えられる。

ここで、入力画像データがインターレース信号の場合には、上述した
ように、OS テーブルメモリ (ROM) 135～138 内の OS パラメータが、対応する OS テーブルメモリ (ROM) 131～134 内の OS パラメータより小さい値であるため、液晶表示パネル 17 の温度が変化しても、液晶表示パネル 17 の光学応答特性（温度依存特性を含む）
を補償して、残像や尾引きの発生を抑えつつ、I/P 変換処理によって発生する不所望な偽信号が強調されることによる画質劣化を抑制して、高画質の画像表示が行われる。

このように、実施形態 5 では、入力画像データがプログレッシブ信号である場合に参照する、温度センサ 20 からの温度検出データに応じた複数の OS テーブルメモリ (ROM) 131～134 と、入力画像データがインターレース信号である場合に参照する、温度センサ 20 からの温度検出データに応じた複数の OS テーブルメモリ (ROM) 135～138 を設け、入力画像データがインターレース信号であるかプログレッシブ信号であるかの信号種別と、温度センサ 20 からの温度検出データによって得られる装置内温度とに応じて、OS テーブルメモリ (ROM) 131～138 のいずれかを切り換え参照し、画像データに対する強調変換を行うようにしたので、入力信号種別及び装置内温度に対応した適切な強調変換処理を画像データに施すことが可能となり、高画質の画像表示を行わせることができる。

(実施形態 6)

図 10 は入力画像データがプログレッシブ信号である場合とインターレース信号である場合とで OS パラメータを共用した場合の実施形態 6

を示す図、図11は図10の制御CPUの詳細を示す図、図12は図10のOSテーブルメモリ(ROM)を入力画像データの信号種別及び装置内温度に応じて切り換え選択する動作を説明するための図である。

図10に示すように、実施形態6では、図7に示したOSテーブルメモリ(ROM)131～138のうち、たとえば入力画像データがプログレッシブ信号である場合に参照する4個のOSテーブルメモリ(ROM)131～134を、入力画像データがインターレース信号である場合にも参照できるようにし、映像信号種別検出部10による信号種別及び温度センサ20による装置内温度に応じて、OSテーブルメモリ(ROM)131～134のいずれかを切り換え参照し、画像データに対する強調変換処理を行うようにしている。

このように、入力画像データの信号種別及び装置内温度の検出データに応じて、参照するOSテーブルメモリ(ROM)131～134の切り換え制御を行う制御CPU12Fは、図11に示す構成となっている。すなわち、制御CPU12Fは、閾値判別部12a、制御信号出力部12b、信号種別演算式格納部12e、演算部12fを有している。

閾値判別部12aは、演算部12fにより演算が施された温度データと、予め決められた所定の切換温度(閾値温度)Th1, Th2, Th3とを比較する。ここで、Th1, Th2, Th3は、たとえば15°C、25°C、35°Cである。制御信号出力部12bは、閾値判別部12aによる比較結果に応じて、強調変換手段としての強調変換部14Fに対しあれのOSテーブルメモリ(ROM)131～134を選択して参照させるかを指示するための切換制御信号を生成する。

信号種別演算式格納部12eには、入力画像データの信号種別毎に決

められた所定値を、温度センサ 20 による温度検出データに対して加減算する等の演算式が格納されている。演算部 12f は、映像信号種別検出部 10 により検出された信号種別のデータに応じ、信号種別演算式格納部 12e から読み出された演算式を用いて、温度センサ 20 による温
5 度検出データに補正演算を施す。

このような構成では、たとえば図 12 に示すように、入力画像データがプログレッシブ信号である場合、温度センサ 20 で検出された装置内温度が切換温度 T_{h1} ($= 15^{\circ}\text{C}$) 以下であれば、制御 C P U 12F は強調変換部 14F に対し、OS テーブルメモリ (R O M) 131 を選択
10 して参照するように指示する。これによって、強調変換部 14F は OS テーブルメモリ (R O M) 131 に格納されている OS パラメータを用いて、入力画像データの強調変換処理を行う。

また、温度センサ 20 で検出された装置内温度が切換温度 T_{h1} ($= 15^{\circ}\text{C}$) より大きく且つ切換温度 T_{h2} ($= 25^{\circ}\text{C}$) 以下であれば、制
15 御 C P U 12F は強調変換部 14F に対し、OS テーブルメモリ (R O M) 132 を選択して参照するように指示する。これによって、強調変換部 14F は OS テーブルメモリ (R O M) 132 に格納されている OS パラメータを用いて、入力画像データの強調変換処理を行う。

さらに、温度センサ 20 で検出された装置内温度が切換温度 T_{h2} ($= 25^{\circ}\text{C}$) より大きく且つ切換温度 T_{h3} ($= 35^{\circ}\text{C}$) 以下であれば、制御 C P U 12F は強調変換部 14F に対し、OS テーブルメモリ (R O M) 133 を選択して参照するように指示する。これによって、強調変換部 14F は OS テーブルメモリ (R O M) 133 に格納されている OS パラメータを用いて、入力画像データの強調変換処理を行う。

そしてまた、温度センサ 20 で検出された装置内温度が切換温度 T_h
3 (= 35 °C) より大きければ、制御 C P U 1 2 F は強調変換部 1 4 F
に対し、OS テーブルメモリ (ROM) 1 3 4 を選択して参照するよう
に指示する。これによって、強調変換部 1 4 F は OS テーブルメモリ
5 (ROM) 1 3 4 に格納されている OS パラメータを用いて、入力画像
データの強調変換処理を行う。

一方、入力画像データがインターレース信号である場合は、上述した
ように、インターレース信号を I / P 変換処理する際に画像輪郭部等で
生じるちらつきノイズやジャギー等の偽信号が過強調されないように、
10 入力画像データがインターレース信号である場合における画像データの
強調変換度合いを、入力画像データがプログレッシブ信号である場合より
小さくする必要がある。そのため、その強調変換の度合いを補正する
ために、演算部 1 2 f では信号種別演算式格納部 1 2 e より読み出され
た演算式を用いて、温度センサ 20 による温度検出データに対し所定の
15 演算（ここでは、たとえば 5 °C 分を加算）を施した上で、閾値判別部 1
2 a に出力する。なお、ここでの加算は、5 °C に限らず、4 °C 以下又は
6 °C 以上であってもよく、液晶表示パネル 1 7 の光学応答特性に応じて
任意に設定すればよい。

これによって、入力画像データがインターレース信号である場合、温
20 度センサ 20 で検出された装置内温度が 10 °C 以下であれば、制御 C P
U 1 2 F は強調変換部 1 4 F に対し、OS テーブルメモリ (ROM) 1
3 1 を選択して参照するよう指示する。これによって、強調変換部 1
4 F は OS テーブルメモリ (ROM) 1 3 1 に格納されている OS パラ
メータを用いて、入力画像データの強調変換処理を行う。

また、温度センサ 20 で検出された装置内温度が 10°C より大きく且つ 20°C 以下であれば、制御 C P U 1 2 F は強調変換部 1 4 F に対し、OS テーブルメモリ (R O M) 1 3 2 を選択して参照するように指示する。これによって、強調変換部 1 4 F は OS テーブルメモリ (R O M) 1 3 2 に格納されている OS パラメータを用いて、入力画像データの強調変換処理を行う。

さらに、温度センサ 20 で検出された装置内温度が 20°C より大きく且つ 30°C 以下であれば、制御 C P U 1 2 F は強調変換部 1 4 F に対し、OS テーブルメモリ (R O M) 1 3 3 を選択して参照するように指示する。これによって、強調変換部 1 4 F は OS テーブルメモリ (R O M) 1 3 3 に格納されている OS パラメータを用いて、入力画像データの強調変換処理を行う。

そしてまた、温度センサ 20 で検出された装置内温度が 30°C より大きければ、制御 C P U 1 2 F は強調変換部 1 4 F に対し、OS テーブルメモリ (R O M) 1 3 4 を選択して参照するように指示する。これによって、強調変換部 1 4 F は OS テーブルメモリ (R O M) 1 3 4 に格納されている OS パラメータを用いて、入力画像データの強調変換処理を行う。

このように、実施形態 6 では、温度センサ 20 による温度検出データに所定の演算を施した上で、予め決められた所定の切換温度 T h 1, T h 2, T h 3 と比較し、OS パラメータを切り換えるための切換制御信号を生成している。すなわち、入力画像データがプログレッシブ信号である場合と、入力画像データがインターレース信号である場合とで、参照する OS テーブルメモリ (R O M) 1 3 1 ~ 1 3 4 を切り換え選択す

る切換温度（装置内温度）を適宜可変するようにしたので、いずれの信号種別の入力画像データに対しても、OSテーブルメモリ（ROM）131～134を共用して強調変換処理を施すことが可能であり、入力画像データの信号種別毎にOSテーブルメモリ（ROM）を別個に設ける場合に比べ、メモリの記憶容量を抑制することができる。
5

また、同一温度条件下において、入力画像データがインターレース信号である場合には、入力画像データがプログレッシブ信号である場合に用いるOSパラメータより小さい値のOSパラメータを用いて、画像データの強調変換を行うことが可能となるため、インターレース信号をI
10／P変換処理する際に画像輪郭部等で生じるちらつきノイズやジャギー等の偽信号が強調されて画質が劣化することを抑制することができる。

なお、各温度範囲に対応した複数のOSパラメータを、それぞれ個別に設けられたOSテーブルメモリ（ROM）131～134に格納しているが、単一のOSテーブルメモリ（ROM）の異なるテーブル領域に格納しておき、制御CPU12Fからの切換制御信号に応じて、参照するテーブル領域を適応的に切り換えることにより、OSパラメータを切換選択して、強調変換データを求めるように構成してもよいことは言うまでもない。
15

また、OSテーブルメモリ（ROM）131～134には、上述した
20 ように、表示データ数が8ビットの256階調である場合、256の全ての階調に対するOSパラメータ（実測値）を持っていてもよいが、たとえば図16に示したように、32階調毎の9つの代表階調についての 9×9 のOSパラメータ（実測値）のみを記憶しておき、その他の階調に対する強調変換データは、上記実測値から線形補完等の演算で求める

ように構成することで、OSテーブルメモリ（ROM）131～134の記憶容量を抑制することができる。

（実施形態7）

図13は図10の制御CPUとして別の構成を備えた場合の実施形態5 7を示す図である。

実施形態7における制御CPU12Gは、図13に示すように、入力画像データの信号種別毎に決められた所定の切換温度（閾値温度）のデータが格納されている信号種別閾値温度データ格納部12iと、入力画像データの信号種別に応じて、信号種別閾値温度データ格納部12iから読み出された切換温度Th1, Th2, Th3と、温度センサ20による温度検出データとを比較する閾値判別部12jと、この閾値判別部12jによる比較結果に応じ、強調変換部14Fに対してOSテーブルメモリ（ROM）131～134のいずれかを選択して参照させるための切換制御信号を生成する制御信号出力部12bとを有している。

このような構成では、入力画像データがプログレッシブ信号である場合は、温度センサ20で検出された装置内温度が切換温度Th1（=15°C）以下であれば、制御CPU12Gは強調変換部14Fに対し、OSテーブルメモリ（ROM）131を選択して参照するように指示する。これによって、強調変換部14FはOSテーブルメモリ（ROM）131に格納されているOSパラメータを用いて、入力画像データの強調変換処理を行う。

また、温度センサ20で検出された装置内温度が切換温度Th1（=15°C）より大きく且つ切換温度Th2（=25°C）以下であれば、制御CPU12Gは強調変換部14Fに対し、OSテーブルメモリ（RO

M) 132 を選択して参照するように指示する。これによって、強調変換部 14F は OS テーブルメモリ (ROM) 132 に格納されている OS パラメータを用いて、入力画像データの強調変換処理を行う。

さらに、温度センサ 20 で検出された装置内温度が切換温度 Th2
5 (= 25°C) より大きく且つ切換温度 Th3 (= 35°C) 以下であれば、
制御 CPU12G は強調変換部 14F に対し、OS テーブルメモリ (R
OM) 133 を選択して参照するように指示する。これによって、強調
変換部 14F は OS テーブルメモリ (ROM) 133 に格納されている
OS パラメータを用いて、入力画像データの強調変換処理を行う。

そしてまた、温度センサ 20 で検出された装置内温度が切換温度 Th3
10 (= 35°C) より大きければ、制御 CPU12G は強調変換部 14F
に対し、OS テーブルメモリ (ROM) 134 を選択して参照するよう
に指示する。これによって、強調変換部 14F は OS テーブルメモリ
(ROM) 134 に格納されている OS パラメータを用いて、入力画像
15 データの強調変換処理を行う。

一方、入力画像データがインターレース信号である場合は、上述した
ように、インターレース信号を I/P 変換処理する際に画像輪郭部等で
生じるちらつきノイズやジャギー等の偽信号が過強調されないように、
同一条件下における画像データの強調変換度合いを、入力画像データが
20 プログレッシブ信号である場合より小さくする必要がある。そのため、
その強調変換の度合いを補正するために、入力画像データがインターレ
ース信号である場合は、閾値判別部 12j では信号種別閾値温度データ
格納部 12i より読み出された切換温度 Th'1 (< Th1), Th'
2 (< Th2), Th'3 (< Th3) を用いて、温度センサ 20 によ

る温度検出データの比較判別を行い、その結果を制御信号出力部 12b に出力する。

これによって、入力画像データがインターレース信号である場合は、
温度センサ 20 で検出された装置内温度が $T_{h'} 1$ ($= 10^{\circ}\text{C}$) 以下で
5 あれば、制御 C P U 1 2 G は強調変換部 1 4 F に対し、OS テーブルメ
モリ (R O M) 1 3 1 を選択して参照するように指示する。これによつ
て、強調変換部 1 4 F は OS テーブルメモリ (R O M) 1 3 1 に格納さ
れている OS パラメータを用いて、入力画像データの強調変換処理を行
う。

10 また、温度センサ 20 で検出された装置内温度が $T_{h'} 1$ ($= 1$
 0°C) より大きく且つ切換温度 $T_{h'} 2$ ($= 20^{\circ}\text{C}$) 以下であれば、制
御 C P U 1 2 G は強調変換部 1 4 F に対し、OS テーブルメモリ (R O
M) 1 3 2 を選択して参照するように指示する。これによって、強調変
換部 1 4 F は OS テーブルメモリ (R O M) 1 3 2 に格納されている O
15 S パラメータを用いて、入力画像データの強調変換処理を行う。

さらに、温度センサ 20 で検出された装置内温度が $T_{h'} 2$ ($= 2$
 0°C) より大きく且つ切換温度 $T_{h'} 3$ ($= 30^{\circ}\text{C}$) 以下であれば、制
御 C P U 1 2 G は強調変換部 1 4 F に対し、OS テーブルメモリ (R O
M) 1 3 3 を選択して参照するように指示する。これによって、強調変
換部 1 4 F は OS テーブルメモリ (R O M) 1 3 3 に格納されている O
20 S パラメータを用いて、入力画像データの強調変換処理を行う。

そしてまた、温度センサ 20 で検出された装置内温度が $T_{h'} 3$ ($=$
 30°C) より大きければ、制御 C P U 1 2 G は強調変換部 1 4 F に対し、
OS テーブルメモリ (R O M) 1 3 4 を選択して参照するように指示す

る。これによって、強調変換部 14F は OS テーブルメモリ (ROM) 134 に格納されている OS パラメータを用いて、入力画像データの強調変換処理を行う。

このように、実施形態 7 では、入力画像データの信号種別毎に定められた切換温度（閾値温度）を用いて温度センサ 20 による温度検出データの比較判別を行うことにより、参照すべき OS テーブルメモリ (ROM) 134 を選択させるための切換制御信号を生成している。すなわち、入力画像データがプログレッシブ信号である場合と、入力画像データがインターレース信号である場合とで、参照する OS テーブルメモリ (ROM) 131～134 を切り換え選択する切換温度（装置内温度）を適宜可変するようにしたので、いずれの信号種別の入力画像データに対しても、OS テーブルメモリ (ROM) 131～134 を共用して強調変換処理を施すことが可能であり、入力画像データの信号種別毎に OS テーブルメモリ (ROM) を別個に設ける場合に比べ、メモリの記憶容量を抑制することができる。

また、同一温度条件下において、入力画像データがインターレース信号である場合には、入力画像データがプログレッシブ信号である場合に用いる OS パラメータより小さい値の OS パラメータを用いて、画像データの強調変換を行うことが可能となるため、インターレース信号を I/P 変換処理する際に画像輪郭部等で生じるちらつきノイズやジャギー等の偽信号が強調されて画質が劣化することを抑制することができる。

(実施形態 8)

図 14 は入力画像データがプログレッシブ信号の場合とインターレース信号の場合とで、一部の OS パラメータのみを共用した場合の実施形

態 8 を示す図である。

図 14 に示すように、実施形態 8 では、入力画像データがプログレッシブ信号である場合及びインターレース信号である場合のいずれにおいても共用して参照される OS テーブルメモリ (ROM) 13c ~ 13e に加えて、入力画像データがプログレッシブ信号である場合に参照する OS テーブルメモリ (ROM) 13a と、入力画像データがインターレース信号である場合に参照する OS テーブルメモリ (ROM) 13b とを設け、これら OS テーブルメモリ (ROM) 13a ~ 13e を、入力信号種別毎に定められる切換温度に従って切り換え参照し、画像データに強調変換を施す構成としている。
10

ここで、それぞれの専用の OS テーブルメモリ (ROM) 13a, 13b には、たとえば常温より大きい場合において、画像データの強調変換に用いる OS パラメータが格納されている。また、OS テーブルメモリ (ROM) 13a ~ 13e を、信号種別毎に定められる切換温度に従って切り換え参照させる場合、図 11 (又は図 13) で説明した制御 CPU12F (又は 12G) からの切換制御信号によって行わせることができる。
15

このような構成では、入力画像データがプログレッシブ信号の場合、温度センサ 20 で検出された装置内温度が 15°C 以下であれば、制御 CPU12F は強調変換部 14F に対し、OS テーブルメモリ (ROM) 13c を選択して参照するように指示する。これによって、強調変換部 14F は OS テーブルメモリ (ROM) 13c に格納されている OS パラメータを用いて、入力画像データの強調変換処理を行う。
20

また、温度センサ 20 で検出された装置内温度が 15°C より大きく且

つ25°C以下であれば、制御CPU12Fは強調変換部14Fに対し、OSテーブルメモリ(ROM)13dを選択して参照するように指示する。これによって、強調変換部14FはOSテーブルメモリ(ROM)13dに格納されているOSパラメータを用いて、入力画像データの強調変換処理を行う。
5

さらに、温度センサ20で検出された装置内温度が25°Cより大きく且つ35°C以下であれば、制御CPU12Fは強調変換部14Fに対し、OSテーブルメモリ(ROM)13eを選択して参照するように指示する。これによって、強調変換部14FはOSテーブルメモリ(ROM)13eに格納されているOSパラメータを用いて、入力画像データの強調変換処理を行う。
10

そしてまた、温度センサ20で検出された装置内温度が35°Cより大きければ、制御CPU12Fは強調変換部14Fに対し、OSテーブルメモリ(ROM)13aを選択して参照するように指示する。これによ
15って、強調変換部14FはOSテーブルメモリ(ROM)13aに格納されているOSパラメータを用いて、入力画像データの強調変換処理を行う。

一方、入力画像データがインターレース信号である場合は、温度センサ20で検出された装置内温度が10°C以下であれば、制御CPU12Fは強調変換部14Fに対し、OSテーブルメモリ(ROM)13cを選択して参照するように指示する。これによって、強調変換部14FはOSテーブルメモリ(ROM)13cに格納されているOSパラメータを用いて、入力画像データの強調変換処理を行う。
20

また、温度センサ20で検出された装置内温度が10°Cより大きく且

つ20°C以下であれば、制御CPU12Fは強調変換部14Fに対し、OSテーブルメモリ(ROM)13dを選択して参照するように指示する。これによって、強調変換部14FはOSテーブルメモリ(ROM)13dに格納されているOSパラメータを用いて、入力画像データの強調変換処理を行う。
5

さらに、温度センサ20で検出された装置内温度が20°Cより大きく且つ30°C以下であれば、制御CPU12Fは強調変換部14Fに対し、OSテーブルメモリ(ROM)13eを選択して参照するように指示する。これによって、強調変換部14FはOSテーブルメモリ(ROM)13eに格納されているOSパラメータを用いて、入力画像データの強調変換処理を行う。
10

そしてまた、温度センサ20で検出された装置内温度が30°Cより大きければ、制御CPU12Fは強調変換部14Fに対し、OSテーブルメモリ(ROM)13bを選択して参照するように指示する。これによ
15って、強調変換部14FはOSテーブルメモリ(ROM)13bに格納されているOSパラメータを用いて、入力画像データの強調変換処理を行う。

このように、実施形態8では、入力画像データがプログレッシブ信号及びインターレース信号である場合のそれぞれに対して共用するOSテーブルメモリ(ROM)13c～13eに加えて、入力画像データがプログレッシブ信号の場合に参照する専用のOSテーブルメモリ(ROM)13aと、入力画像データがインターレース信号の場合に参照する専用のOSテーブルメモリ(ROM)13bとを設け、これらOSテーブルメモリ(ROM)13a～13eを、入力信号種別毎に定められる
20

切換温度（装置内温度）に応じて切り替え参照し、画像データに対する強調変換を行う構成としたので、OSテーブルメモリ（ROM）13c～13eを共用して適切な強調変換処理を施すことが可能となる。

なお、各信号種別及び各温度範囲に対応した複数のOSパラメータを、
5 それぞれ個別に設けられたOSテーブルメモリ（ROM）13a～13eに格納しているが、単一のOSテーブルメモリ（ROM）の異なるテーブル領域に格納しておき、制御CPU12F（又は12G）からの切換制御信号に応じて、参照するテーブル領域を適応的に切り換えることにより、強調変換パラメータを切換選択して、強調変換データを求める
10 ように構成してもよい。

また、OSテーブルメモリ（ROM）13a～13eには、上述したように、表示データ数が8ビットの256階調である場合、256の全ての階調に対するOSパラメータ（実測値）を持っていてもよいが、たとえば図16に示したように、32階調毎の9つの代表階調についての
15 9×9のOSパラメータ（実測値）のみを記憶しておき、その他の階調に対する強調変換データは、上記実測値から線形補完等の演算で求めるように構成することで、OSテーブルメモリ（ROM）13a～13eの記憶容量を抑制することができる。

なお、上記各実施形態では、一例として、例えば、画像データの1フレーム（1コマ）の画像全体を、画像データの1フレーム期間（例えば、
20 16.7 msec）に渡って書き込み走査する駆動方法、すなわち、1垂直期間（1フレームの期間）が1垂直表示期間と一致する駆動方法を液晶表示装置が採用した場合を例にして説明したが、これに限るものではない。例えば、1フレーム期間を画像を表示する期間（画像表示期

間)と暗表示(例えば、黒表示)する期間(暗表示期間)とに分割する駆動方法を液晶表示装置が採用してもよい。

また、上記各実施形態では、1フレーム前の入力画像データと現フレームの入力画像データとの組み合わせに応じた強調変換データを液晶コントローラ16に出力する場合を例にして説明したが、これに限るものではない。例えば、1フレーム前の入力画像データだけではなく、1フレームよりも前の入力画像データ(例えば、2フレーム前の入力画像データなど)をも参照して、強調変換データを決定してもよい。いずれの場合であっても、少なくとも1フレーム前の入力画像データを参照して強調変換データを決定すれば、同様の効果が得られる。ただし、より以前の入力画像データを参照して強調変換データを決定するためには、より大きな記憶容量のフレームメモリが必要になる。したがって、記憶容量の削減が求められる場合には、上記各実施形態のように、各フレームの入力画像データのうち、1フレーム前の入力画像データと現フレームの入力画像データとのみを参照して、強調変換データを決定することが望まれる。

さらに、上記各実施形態では、1フレーム前の入力画像データを参照して強調変換データを液晶コントローラ16に出力しているが、実際に入力された、1フレーム前の入力画像データに代えて、1フレーム前の入力画像データの書き込みによって、液晶パネルの画素が実際に到達している階調レベルを予測し、当該予測値を、上記1フレーム前の画像データ(Previous Data)として参照してもよい。なお、この場合であっても、到達階調予測のために、1フレーム前の入力画像データが参照される。いずれの場合であっても、少なくとも1フレーム前の入力画像デ

ータと現フレームの入力画像データに基づいて、強調変換データを決定すれば、同様の効果が得られる。

なお、上記各実施形態では、強調変換部（14A～14F）が、OSテーブルメモリ（ROM13～13e・131～138）に格納されたOSパラメータ（強調変換パラメータ）を参照して強調変換する場合を例にして説明したが、これに限るものではない。例えば、強調変換部は、M番目のフレームの入力画像データ（Current Data）と、フレームメモリ15に格納されたM-1番目のフレームの入力画像データ（Previous Data）とを変数とする2次元関数f（Current Data, Previous Data）などの関数によって、液晶表示パネル（17）の光学応答特性を補償する強調変換データを算出してもよい。

また、上記各実施形態では、映像信号種別検出部（10）、I/P変換部（11）、制御CPU（12A～12G）、強調変換部（14A～14F）、フレームメモリ（15）がいずれもハードウェアの場合を例にして説明したが、コンピュータ（CPU）などの演算手段が、図示しない記憶装置（メモリなど）に格納されたプログラムを実行して同様の動作を行うことによって、これらの部材を実現してもよい。当該プログラムは、例えば、当該プログラムを記録した記録媒体を配布したり、あるいは、有線または無線の伝送路など、種々の伝送路を介して伝送したりすることによって配布され、上記コンピュータに実行される。

尚、発明を実施するための最良の形態の項においてなした具体的な実施態様または実施例は、あくまでも、本発明の技術内容を明らかにするものであって、そのような具体例にのみ限定して狭義に解釈されるべきものではなく、本発明の精神と次に記載する特許請求の範囲内で、いろ

いろいろ変更して実施することができるものである。

産業上の利用の可能性

プログレッシブスキャンによって画像表示を行う液晶表示装置であればよく、また、このような表示装置を搭載しているパソコンコンピュータ、テレビジョン受信機等の身近な機器に限らず、計測機器、医療機器、産業機器全般等にも適用可能である。
5

請求の範囲

1. 少なくとも 1 垂直期間前の画像データと現垂直期間の画像データとに基づいて、液晶表示パネルへ供給する画像データを強調変換すること
5 により、前記液晶表示パネルの光学応答特性を補償する液晶表示装置であって、

入力画像データがプログレッシブ信号であるかインターレース信号であるかの信号種別を検出する信号種別検出手段と、

前記入力画像データがインターレース信号である場合、該インターレ
10 ース信号をプログレッシブ信号の画像データに変換する I / P 変換手段と、

前記液晶表示パネルが所定期間内において前記画像データの定める透
過率となるように、前記画像データの強調変換を行う強調変換手段とを
備え、

15 前記信号種別検出手段による検出結果に応じて、前記強調変換手段における前記画像データに対する強調変換度合いを可変制御する液晶表示装置。

2. 請求項 1 に記載の液晶表示装置であって、

現垂直期間の画像データと 1 垂直期間前の画像データとから指定され
20 る強調変換パラメータが格納されたテーブルメモリを備え、

前記強調変換手段は、

前記強調変換パラメータを用いて、前記画像データに強調演算を施す
演算部と、

前記演算部の出力データに対し、前記信号種別検出手段による検出結

果に応じて、異なる係数を乗算する乗算部とを有する液晶表示装置。

3. 請求項2に記載の液晶表示装置であって、

前記乗算部における係数は、前記入力画像データがインターレース信号である場合、前記入力画像データがプログレッシブ信号である場合に
5 比べて小さくなるように設定されている液晶表示装置。

4. 請求項1に記載の液晶表示装置であって、

前記入力画像データがプログレッシブ信号である場合に参照する、現
垂直期間の画像データと1垂直期間前の画像データとから指定される強
調変換パラメータが格納されたテーブルメモリと、

10 前記入力画像データがインターレース信号である場合に参照する、現
垂直期間の画像データと1垂直期間前の画像データとから指定される強
調変換パラメータが格納されたテーブルメモリとを備え、

前記強調変換手段は、前記信号種別検出手段による検出結果に応じて、
前記テーブルメモリから読み出される前記強調変換パラメータを用いて、
15 前記画像データに強調演算を施す演算部を有する液晶表示装置。

5. 請求項4に記載の液晶表示装置であって、

前記強調変換パラメータは、前記入力画像データがプログレッシブ信
号である場合に読み出されるものに比べて、前記入力画像データがイン
ターレース信号である場合に読み出されるものが小さい値である液晶表
20 示装置。

6. 請求項1に記載の液晶表示装置であって、

さらに、装置内温度を検出する温度検出手段を備え、

前記強調変換手段は、前記温度検出手段による検出結果に基づき、前
記画像データに対する強調変換度合いを可変する液晶表示装置。

7. 請求項 6 に記載の液晶表示装置であって、

現垂直期間の画像データと 1 垂直期間前の画像データとから指定される強調変換パラメータが格納されたテーブルメモリを備え、

前記強調変換手段は、

5 前記強調変換パラメータを用いて、前記画像データに強調演算を施す演算部と、

前記演算部の出力データに対し、前記信号種別検出手段による検出結果と前記温度検出手段の検出結果とに応じて、異なる係数を乗算する乗算部とを有する液晶表示装置。

10 8. 請求項 6 に記載の液晶表示装置であって、

前記入力画像データがプログレッシブ信号である場合に参照する、現垂直期間の画像データと 1 垂直期間前の画像データとから指定される強調変換パラメータが格納されたテーブルメモリと、

15 前記入力画像データがインターレース信号である場合に参照する、現垂直期間の画像データと 1 垂直期間前の画像データとから指定される強調変換パラメータが格納されたテーブルメモリとを備え、

前記強調変換手段は、

20 前記信号種別検出手段による検出結果に応じて、前記テーブルメモリから読み出される前記強調変換パラメータを用いて、前記画像データに強調演算を施す演算部と、

前記演算部の出力データに対し、前記温度検出手段の検出結果に応じて異なる係数を乗算する乗算部とを有する液晶表示装置。

9. 請求項 6 に記載の液晶表示装置であって、

前記入力画像データがプログレッシブ信号である場合に参照する、複

数の装置内温度毎に対応して、現垂直期間の画像データと1垂直期間前の画像データとから指定される強調変換パラメータが格納されたテーブルメモリと、

前記入力画像データがインターレース信号である場合に参照する、複5 数の装置内温度毎に対応して、現垂直期間の画像データと1垂直期間前の画像データとから指定される強調変換パラメータが格納されたテーブルメモリとを備え、

前記強調変換手段は、前記信号種別検出手段による検出結果と前記温度検出手段の検出結果とに応じて、前記テーブルメモリから読み出され10 る前記強調変換パラメータを用いて、前記画像データに強調演算を施す演算部を有する液晶表示装置。

10. 請求項6に記載の液晶表示装置であって、

複数の装置内温度毎に対応して、現垂直期間の画像データと1垂直期間前の画像データとから指定される強調変換パラメータが格納されたテ15 ーブルメモリを備え、

前記強調変換手段は、前記信号種別検出手段による検出結果によって定められた切換温度と前記温度検出手段の検出結果との比較結果に応じて、前記テーブルメモリから読み出される前記強調変換パラメータを用いて、前記画像データに強調演算を施す演算部を有する液晶表示装置。

20 11. 請求項10に記載の液晶表示装置であって、

前記強調変換パラメータの切り換え選択を制御する制御手段を備え、前記制御手段は、

前記温度検出手段により検出された温度データに対して、前記入力画像データの信号種別毎に定められた所定の演算を施す演算部と、

前記演算部により演算が施された温度データと、予め決められた所定の閾値温度データとを比較する閾値判別部と、

前記閾値判別部による比較結果に応じて、前記強調変換パラメータを切り換え制御する切換制御信号を生成する制御信号出力部とを有する液晶表示装置。

12. 請求項10に記載の液晶表示装置であって、

前記強調変換パラメータの切り替え選択を制御する制御手段を備え、前記制御手段は、

前記温度検出手段により検出された温度データと、前記入力画像データの信号種別毎に決められた所定の閾値温度データとを比較する閾値判別部と、

前記閾値判別部による比較結果に応じて、前記強調変換パラメータを切り換え制御する切換制御信号を生成する制御信号出力部とを有する液晶表示装置。

13. 少なくとも1垂直期間前の画像データと現垂直期間の画像データとに基づいて、液晶表示パネルへ供給する画像データを強調変換することにより、前記液晶表示パネルの光学応答特性を補償する液晶表示制御方法であって、

20 入力画像データがプログレッシブ信号であるかインターレース信号であるかの信号種別を検出する工程と、

前記入力画像データがインターレース信号である場合、該インターレース信号をプログレッシブ信号の画像データに変換する工程と、

前記液晶表示パネルが所定期間内において前記画像データの定める透過率となるように、前記画像データの強調変換を行う工程とを有し、

前記信号種別の検出結果に応じて、前記画像データに対する強調変換度合いを可変制御することを特徴とする液晶表示制御方法。

1 4 . 請求項 1 3 に記載の液晶表示制御方法であって、

現垂直期間の画像データと 1 垂直期間前の画像データとから指定される強調変換パラメータが格納されたテーブルメモリを参照する工程と、

前記強調変換パラメータを用いて、前記画像データに強調演算を施す工程と、

前記強調演算による出力データに対し、前記信号種別の検出結果に応じて、異なる係数を乗算する工程とを有する液晶表示制御方法。

10 1 5 . 請求項 1 3 に記載の液晶表示制御方法であって、

前記入力画像データがプログレッシブ信号である場合に参照する、現垂直期間の画像データと 1 垂直期間前の画像データとから指定される強調変換パラメータが格納されたテーブルメモリを参照する工程と、

15 前記入力画像データがインターレース信号である場合に参照する、現垂直期間の画像データと 1 垂直期間前の画像データとから指定される強調変換パラメータが格納されたテーブルメモリを参照する工程と、

前記信号種別の検出結果に応じて、前記テーブルメモリから読み出される前記強調変換パラメータを用いて、前記画像データに強調演算を施す工程とを有する液晶表示制御方法。

20 1 6 . 請求項 1 3 に記載の液晶表示制御方法であって、

装置内温度を検出する工程と、

前記装置内温度の検出結果に基づき、前記画像データに対する強調変換度合いを可変する工程と有する液晶表示制御方法。

1 7 . 請求項 1 6 に記載の液晶表示制御方法であって、

現垂直期間の画像データと1垂直期間前の画像データとから指定される強調変換パラメータが格納されたテーブルメモリを参照する工程と、前記強調変換パラメータを用いて、前記画像データに強調演算を施す工程と、

5 前記強調演算の出力データに対し、前記信号種別の検出結果と前記装置内温度の検出結果とに応じて、異なる係数を乗算する工程とを有する液晶表示制御方法。

18. 請求項16に記載の液晶表示制御方法であって、

前記入力画像データがプログレッシブ信号である場合に参照する、現垂直期間の画像データと1垂直期間前の画像データとから指定される強調変換パラメータが格納されたテーブルメモリを参照する工程と、

前記入力画像データがインターレース信号である場合に参照する、現垂直期間の画像データと1垂直期間前の画像データとから指定される強調変換パラメータが格納されたテーブルメモリを参照する工程と、

15 前記信号種別の検出結果に応じて、前記テーブルメモリから読み出される前記強調変換パラメータを用いて、前記画像データに強調演算を施す工程と、

前記強調演算の出力データに対し、前記装置内温度の検出結果に応じて異なる係数を乗算する工程とを有する液晶表示制御方法。

20 19. 請求項16に記載の液晶表示制御方法であって、

前記入力画像データがプログレッシブ信号である場合に参照する、複数の装置内温度毎に対応して、現垂直期間の画像データと1垂直期間前の画像データとから指定される強調変換パラメータが格納されたテーブルメモリを参照する工程と、

前記入力画像データがインターレース信号である場合に参照する、複数の装置内温度毎に対応して、現垂直期間の画像データと1垂直期間前の画像データとから指定される強調変換パラメータが格納されたテーブルメモリを参照する工程と、

5 前記信号種別の検出結果と前記装置内温度の検出結果とに応じて、前記テーブルメモリから読み出される前記強調変換パラメータを用いて、前記画像データに強調演算を施す工程とを有する液晶表示制御方法。

20. 請求項16に記載の液晶表示制御方法であって、

10 複数の装置内温度毎に対応して、現垂直期間の画像データと1垂直期間前の画像データとから指定される強調変換パラメータが格納されたテーブルメモリを参照する工程と、

15 前記信号種別の検出結果によって定められた切換温度と前記装置内温度の検出結果との比較結果に応じて、前記テーブルメモリから読み出される前記強調変換パラメータを用いて、前記画像データに強調演算を施す工程とを有する液晶表示制御方法。

21. 請求項20に記載の液晶表示制御方法であって、

前記装置内温度の検出結果である温度データに対して、前記入力画像データの信号種別毎に定められた所定の演算を施す工程と、

20 前記演算が施された温度データと、予め決められた所定の閾値温度データとを比較する工程と、

前記比較の結果に応じて、前記強調変換パラメータを切り換え制御する切換制御信号を生成する工程とを有する液晶表示制御方法。

22. 請求項20に記載の液晶表示制御方法であって、

前記装置内温度の検出結果である温度データと、前記入力画像データ

の信号種別毎に決められた所定の閾値温度データとを比較する工程と、

前記比較の結果に応じて、前記強調変換パラメータを切り換え制御する切換制御信号を生成する工程とを有する液晶表示制御方法。

23. 入力画像データがインターレース信号である場合、該インターレ
5 ース信号をプログレッシブ信号の画像データに変換する I / P 変換手段
を有すると共に、少なくとも 1 垂直期間前の画像データと現垂直期間の
画像データとに基づいて、液晶表示パネルへ供給する画像データを、前
記液晶表示パネルが所定期間内において前記画像データの定める透過率
となるように、前記画像データの強調変換することにより、前記液晶表
10 示パネルの光学応答特性を補償する液晶表示装置を制御するコンピュー
タのプログラムであって、

入力画像データがプログレッシブ信号であるかインターレース信号で
あるかの信号種別を検出した結果に応じて、前記画像データに対する強
調変換度合いを可変制御する工程を、上記コンピュータに実行させるプ
15 ログラム。

24. 入力画像データがインターレース信号である場合、該インターレ
ース信号をプログレッシブ信号の画像データに変換する I / P 変換手段
を有すると共に、少なくとも 1 垂直期間前の画像データと現垂直期間の
画像データとに基づいて、液晶表示パネルへ供給する画像データを、前
記液晶表示パネルが所定期間内において前記画像データの定める透過率
となるように、前記画像データの強調変換することにより、前記液晶表
20 示パネルの光学応答特性を補償する液晶表示装置を制御するコンピュー
タのプログラムが記録された記録媒体であって、

上記プログラムは、入力画像データがプログレッシブ信号であるかイ

ンターレース信号であるかの信号種別を検出した結果に応じて、前記画像データに対する強調変換度合いを可変制御する工程を、上記コンピュータに実行させるプログラムである記録媒体。

1 / 2 1

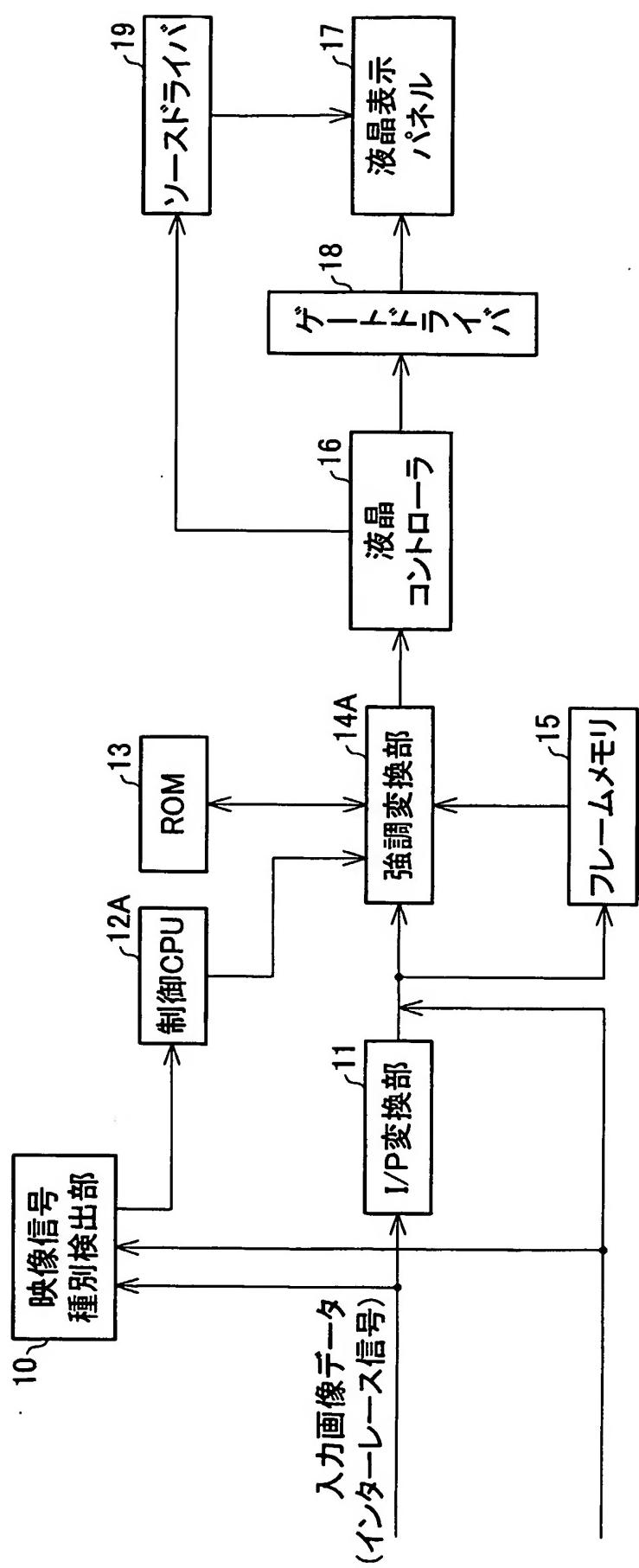


図 1

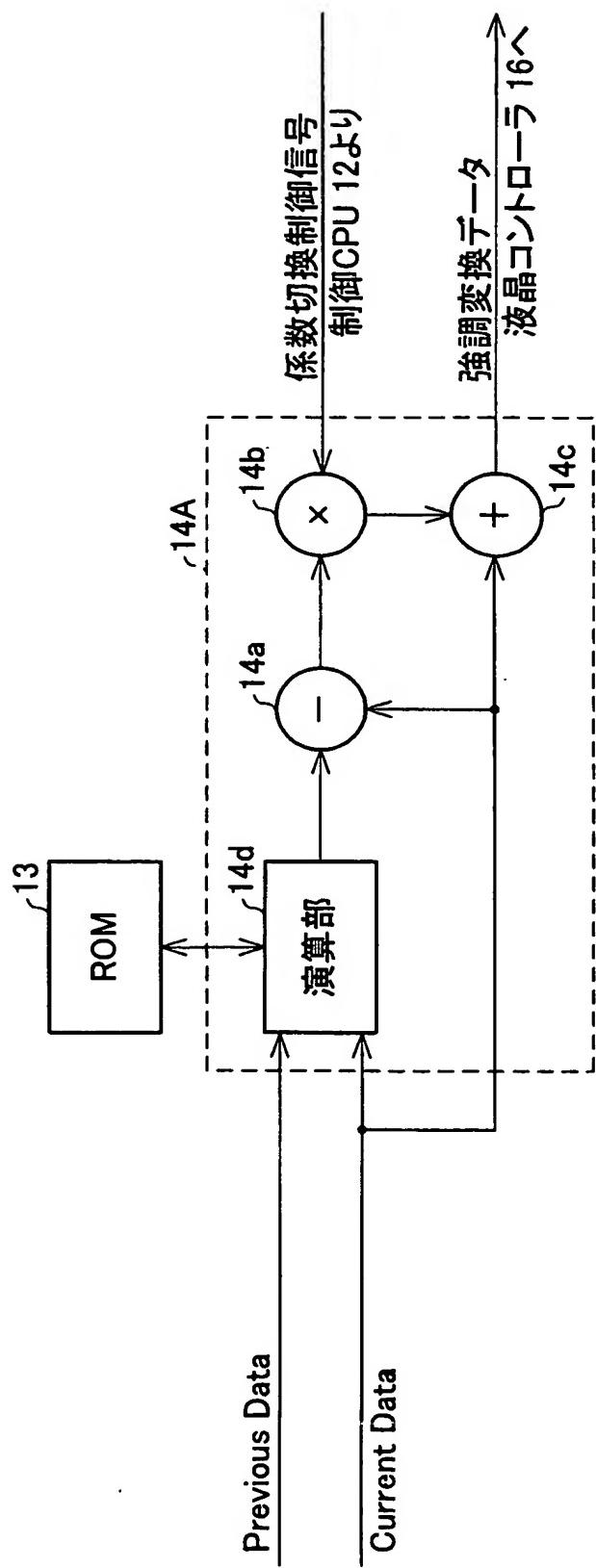


図 2

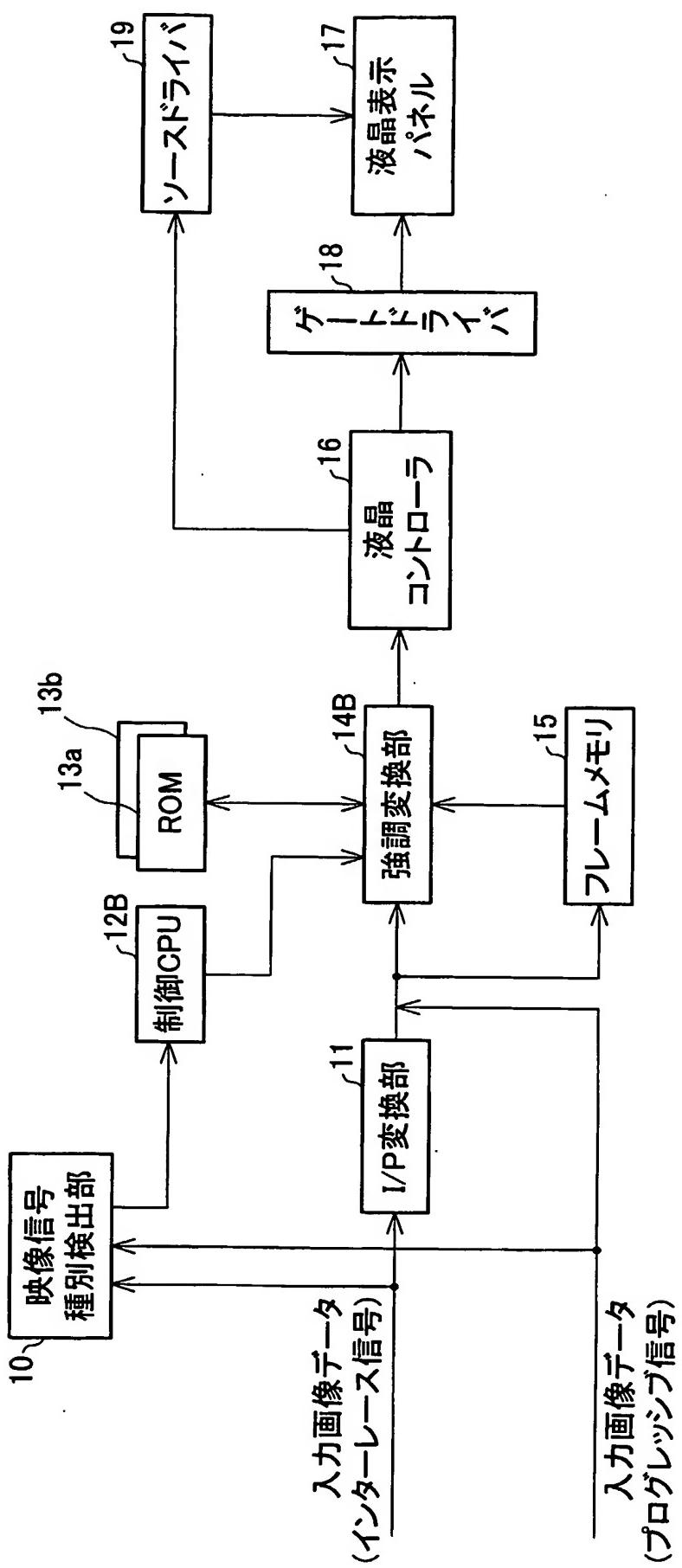


図 3

4 / 21

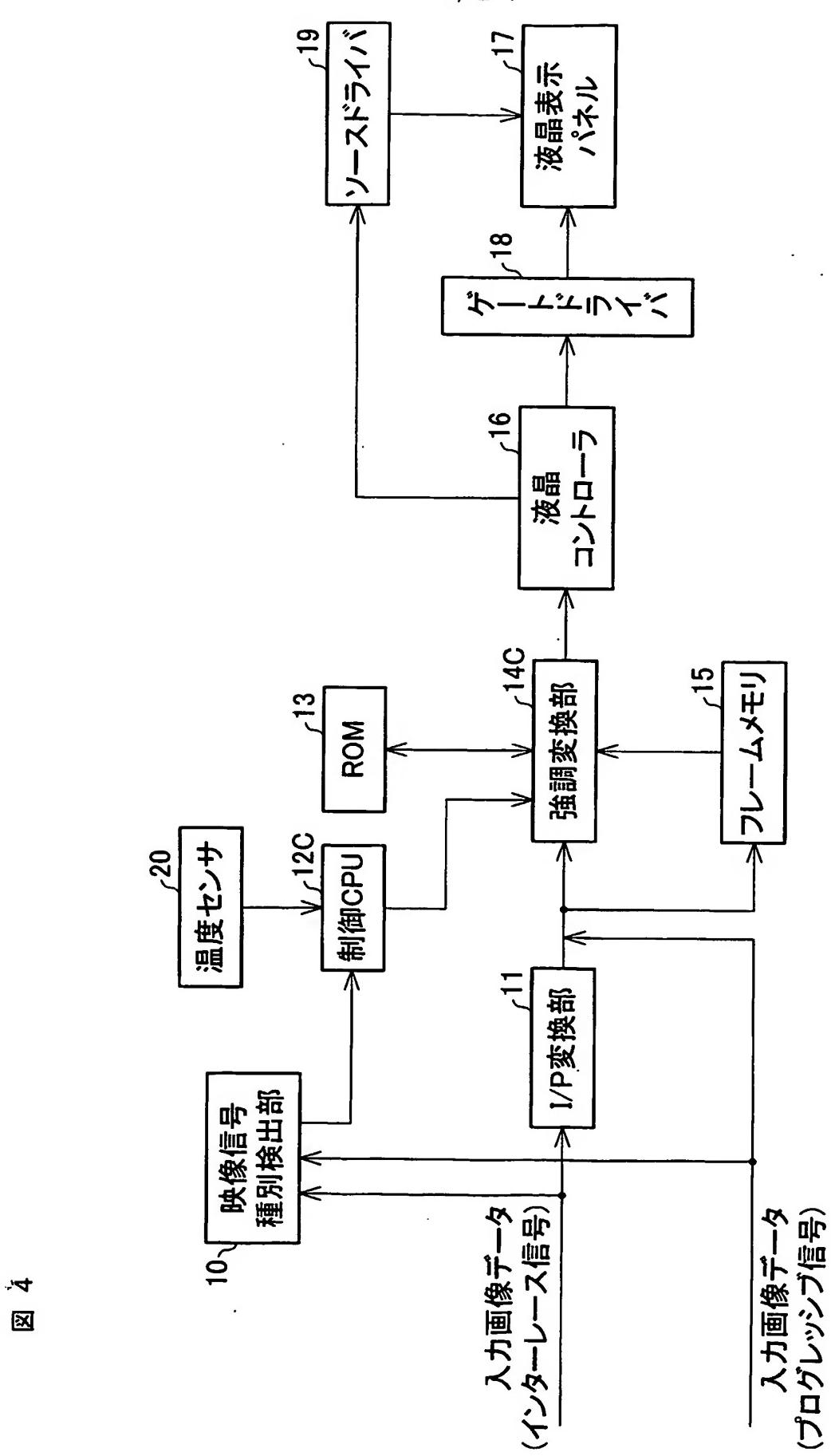


図 4

5 / 2 1

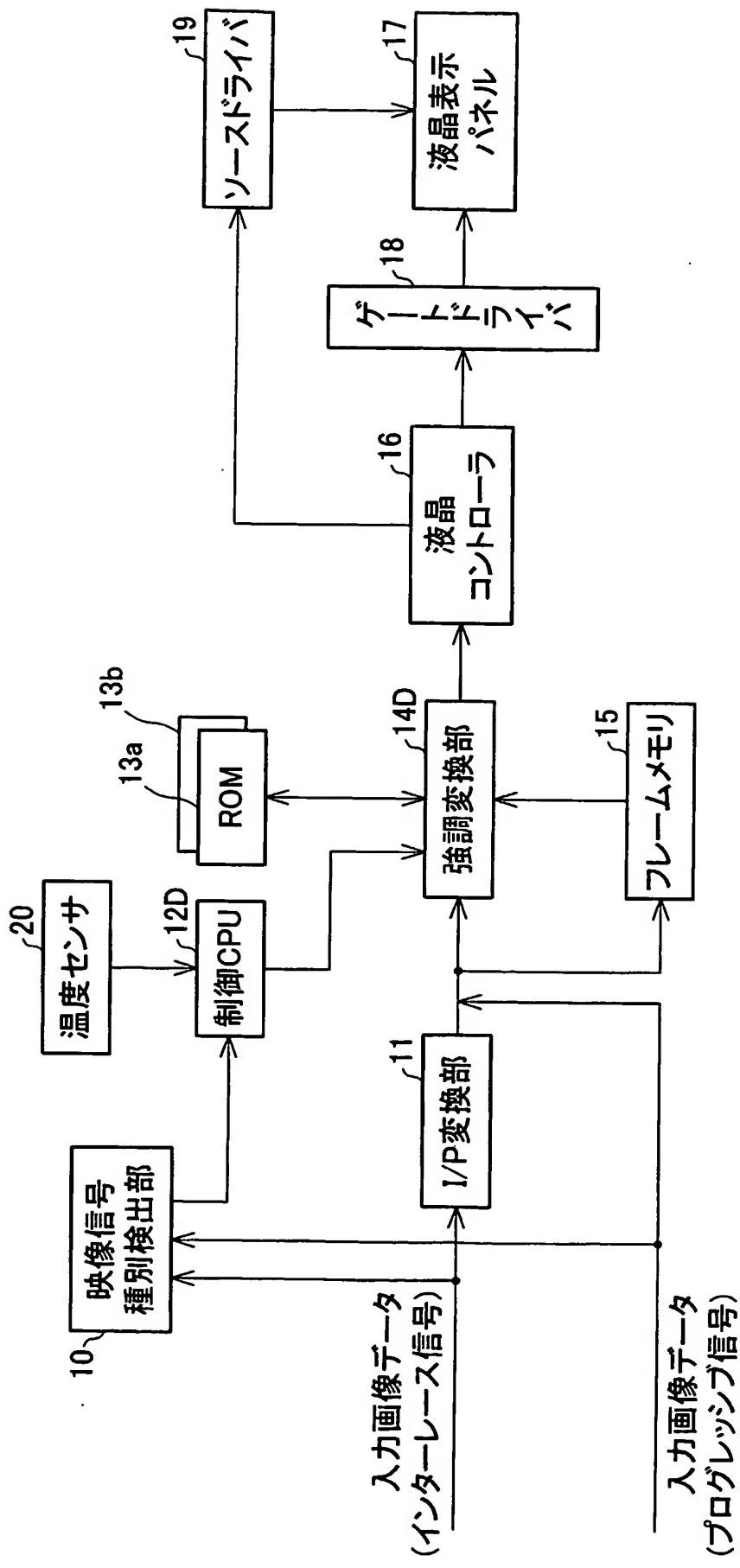


図 5

6 / 21

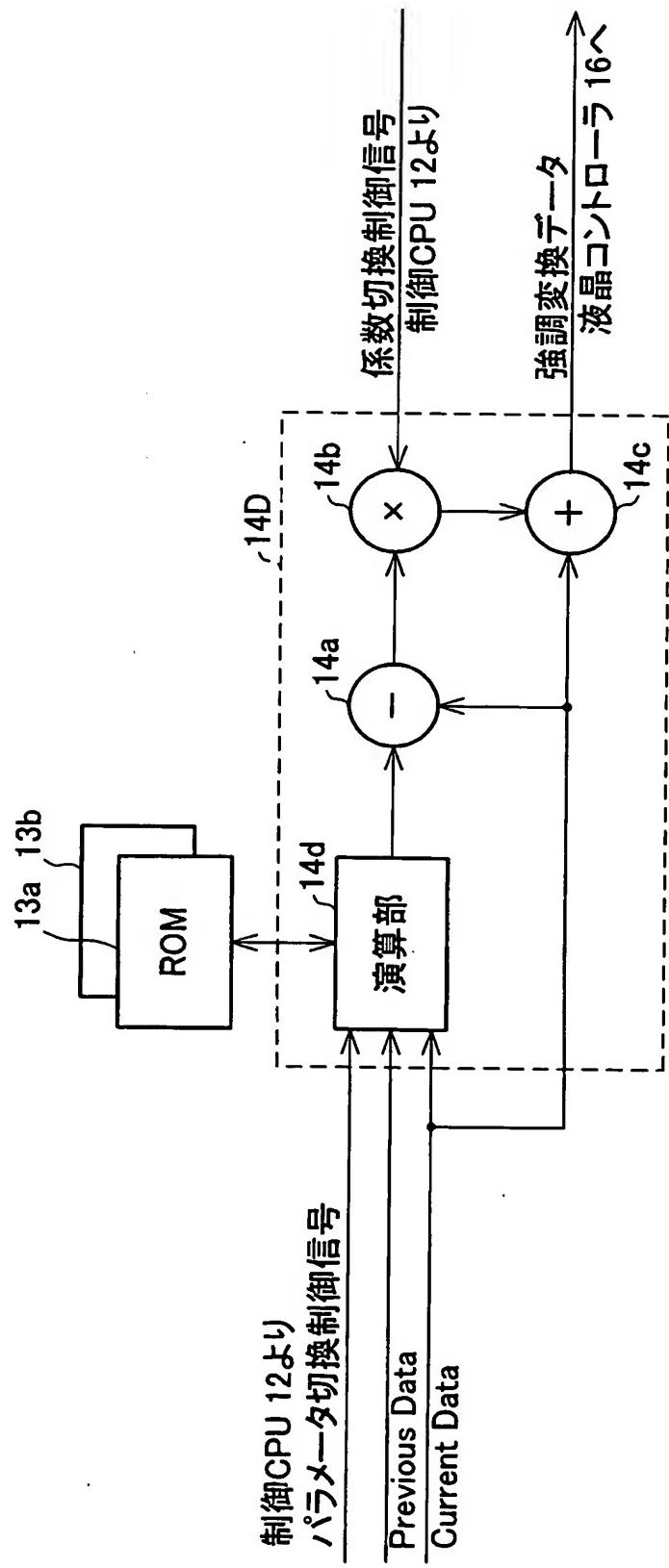


図 6

7 / 21

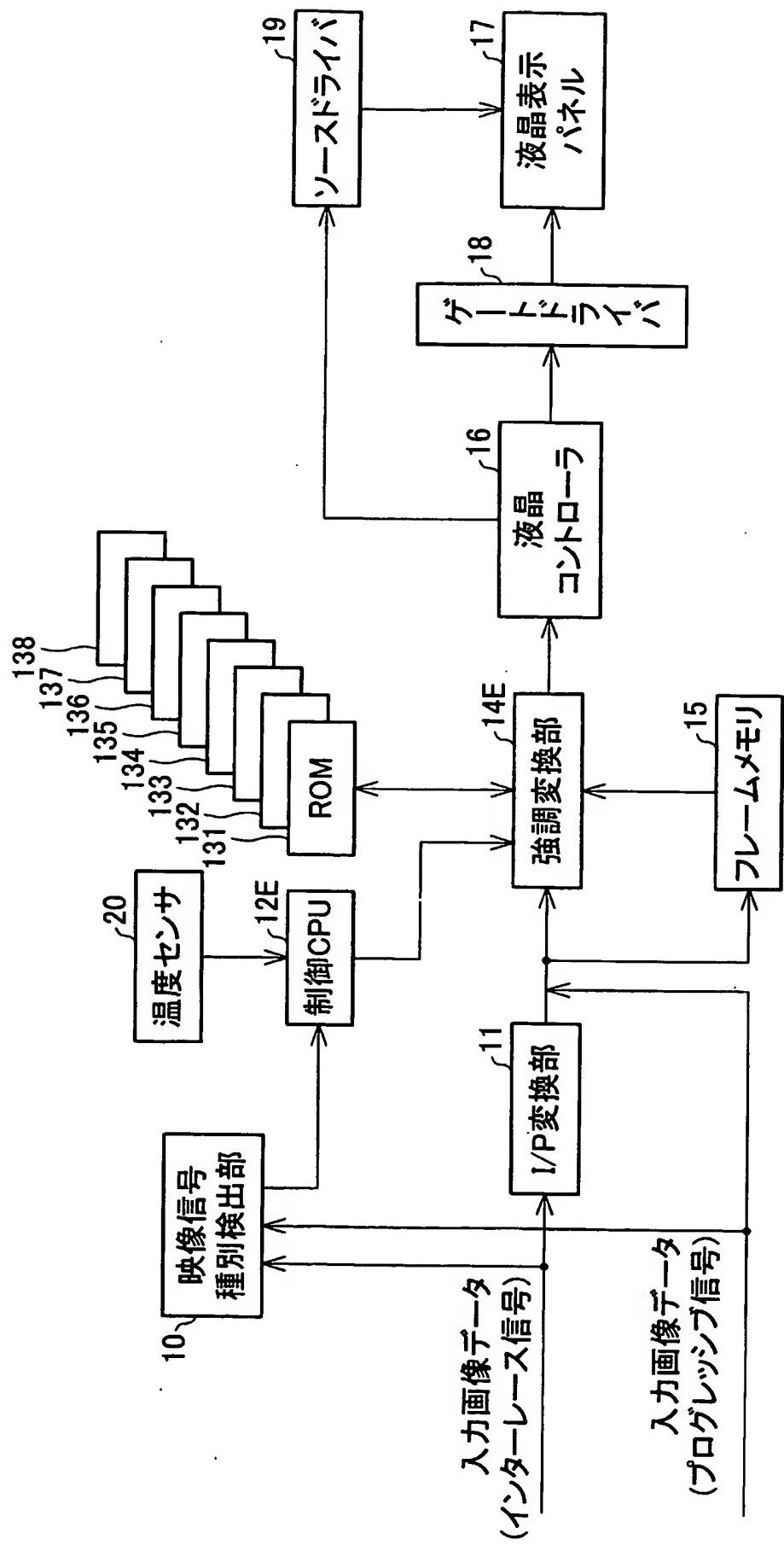


図 7

8 / 21

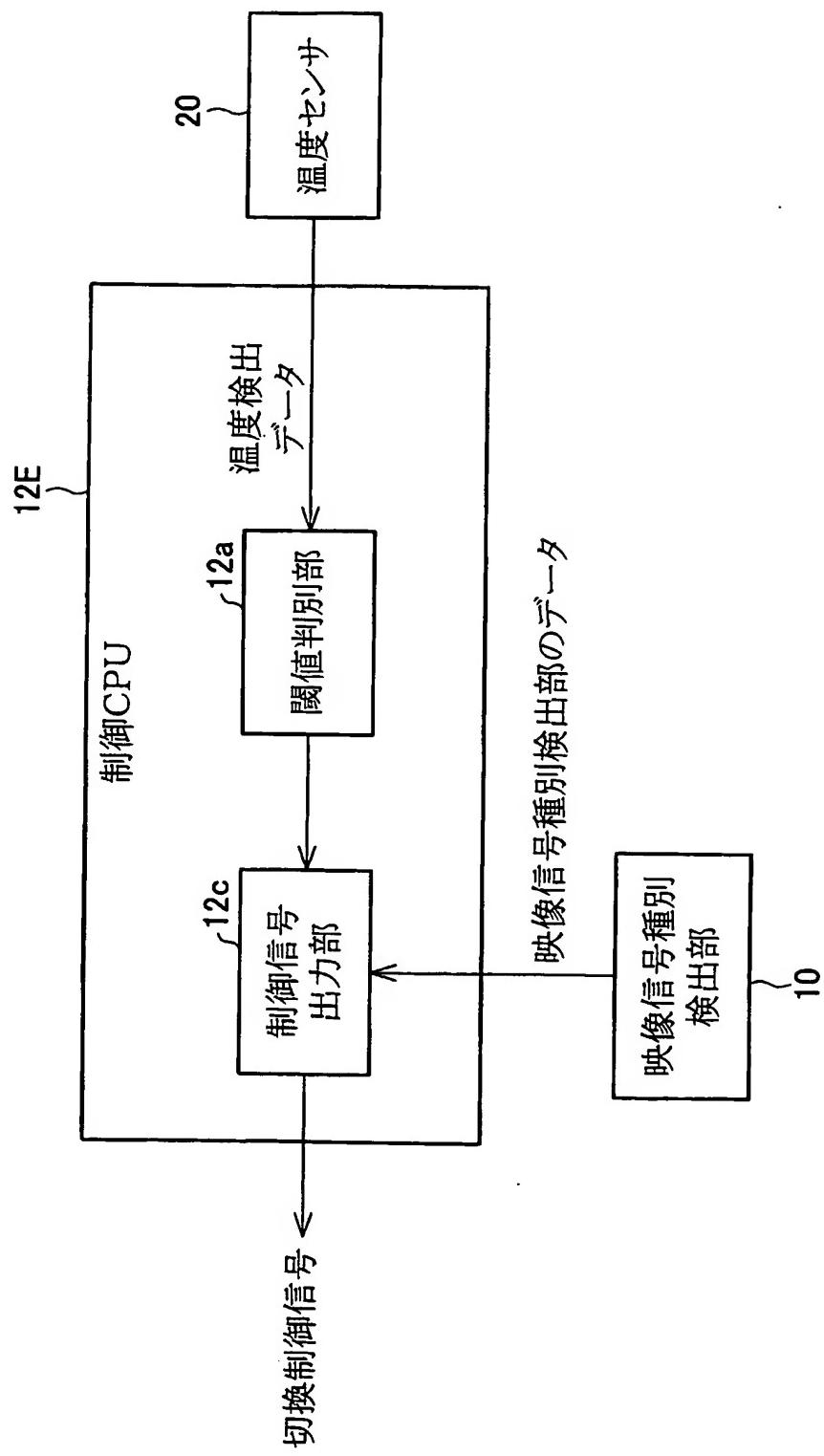
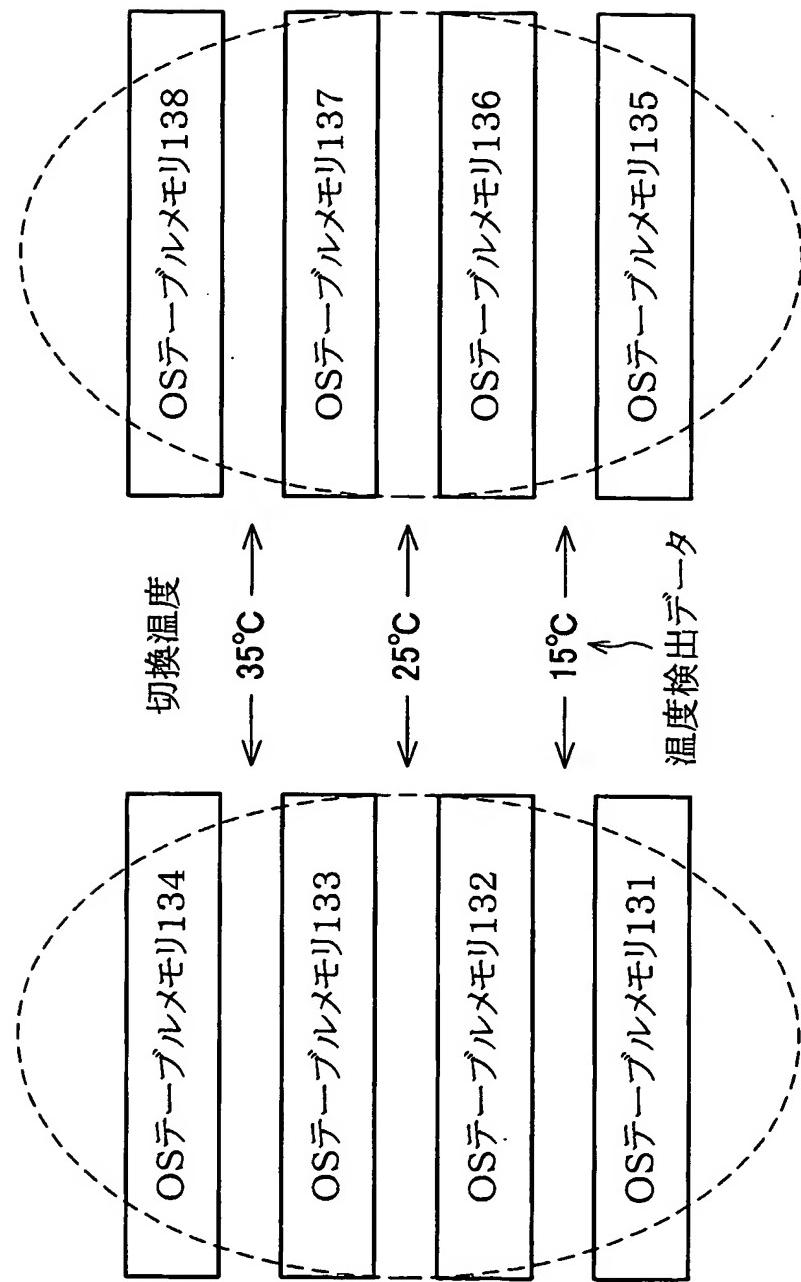


図 8

図 9 入力画像データがプログラミング信号の場合に
参照されるOSテーブルメモリ



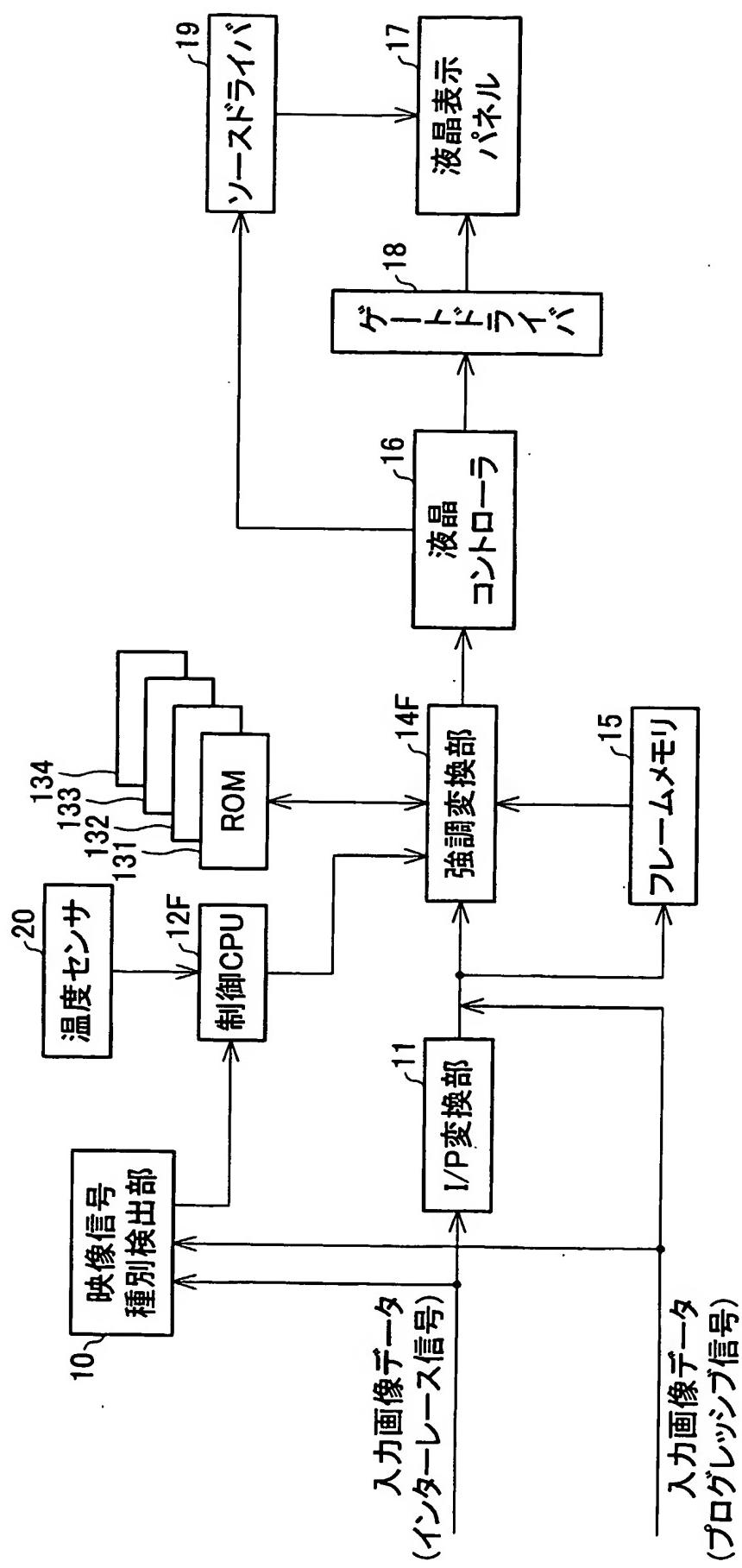


図 10

11 / 21

図 11

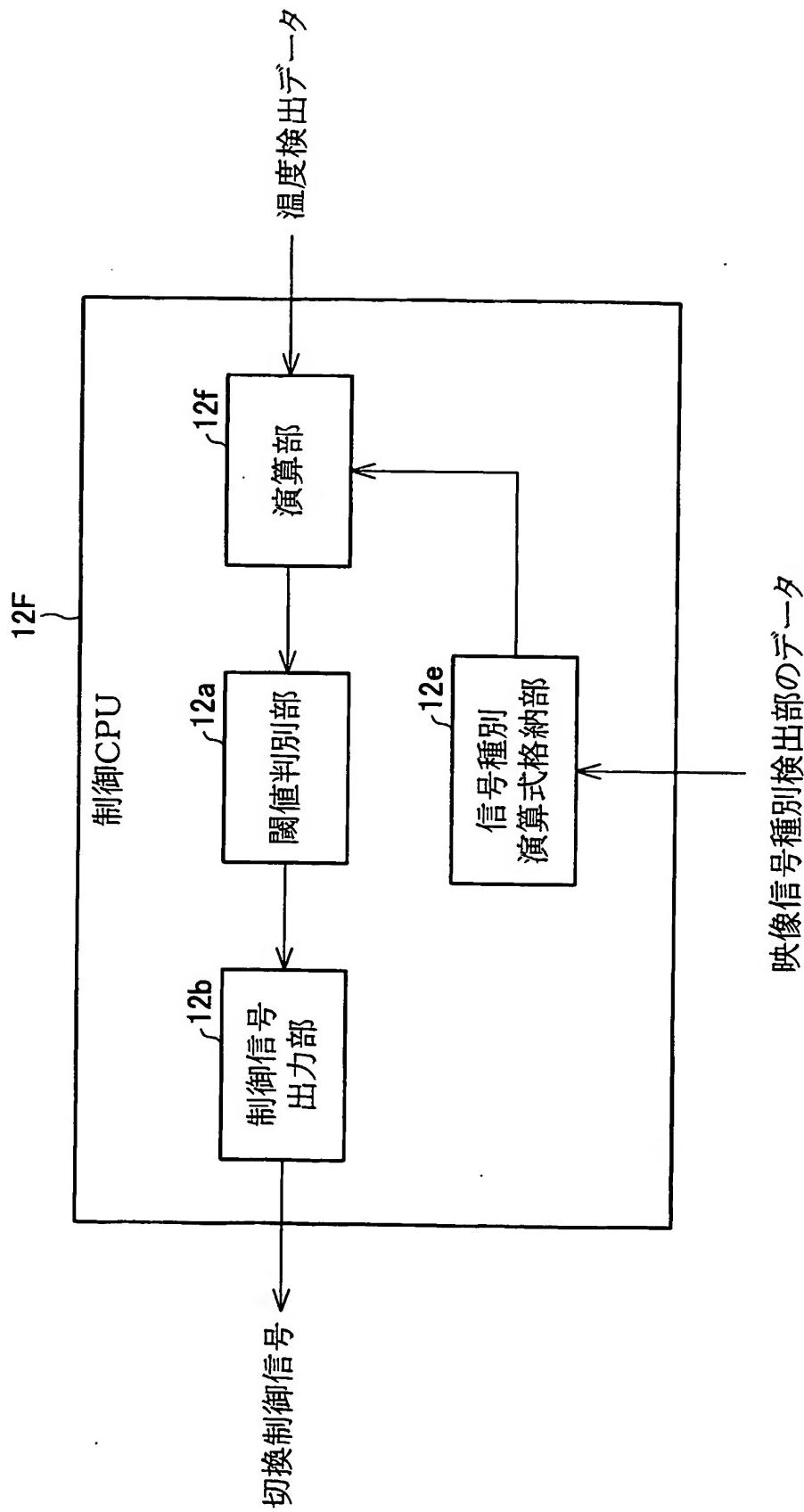
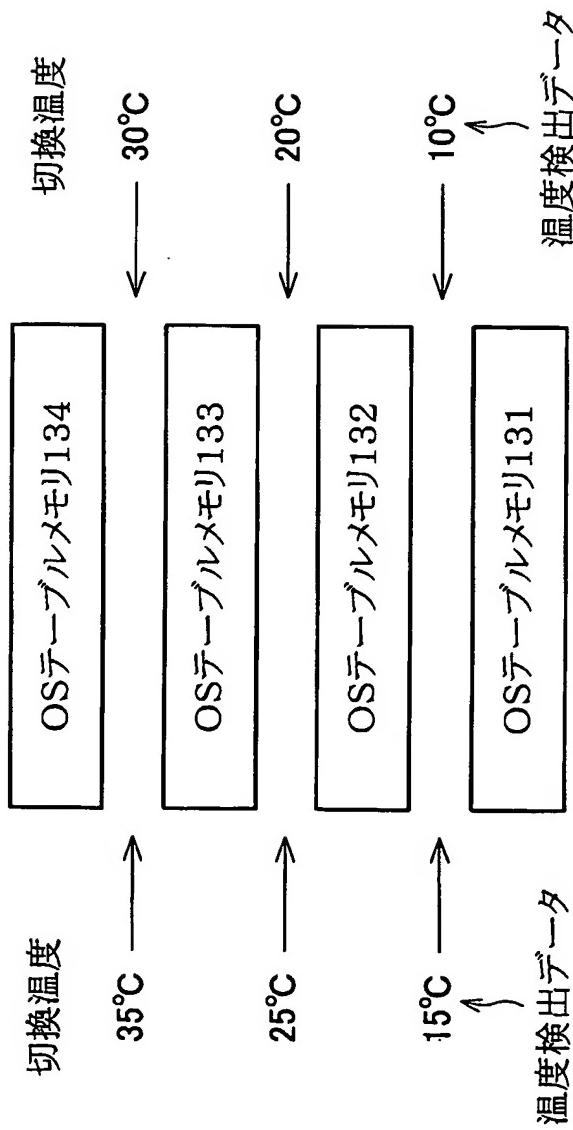
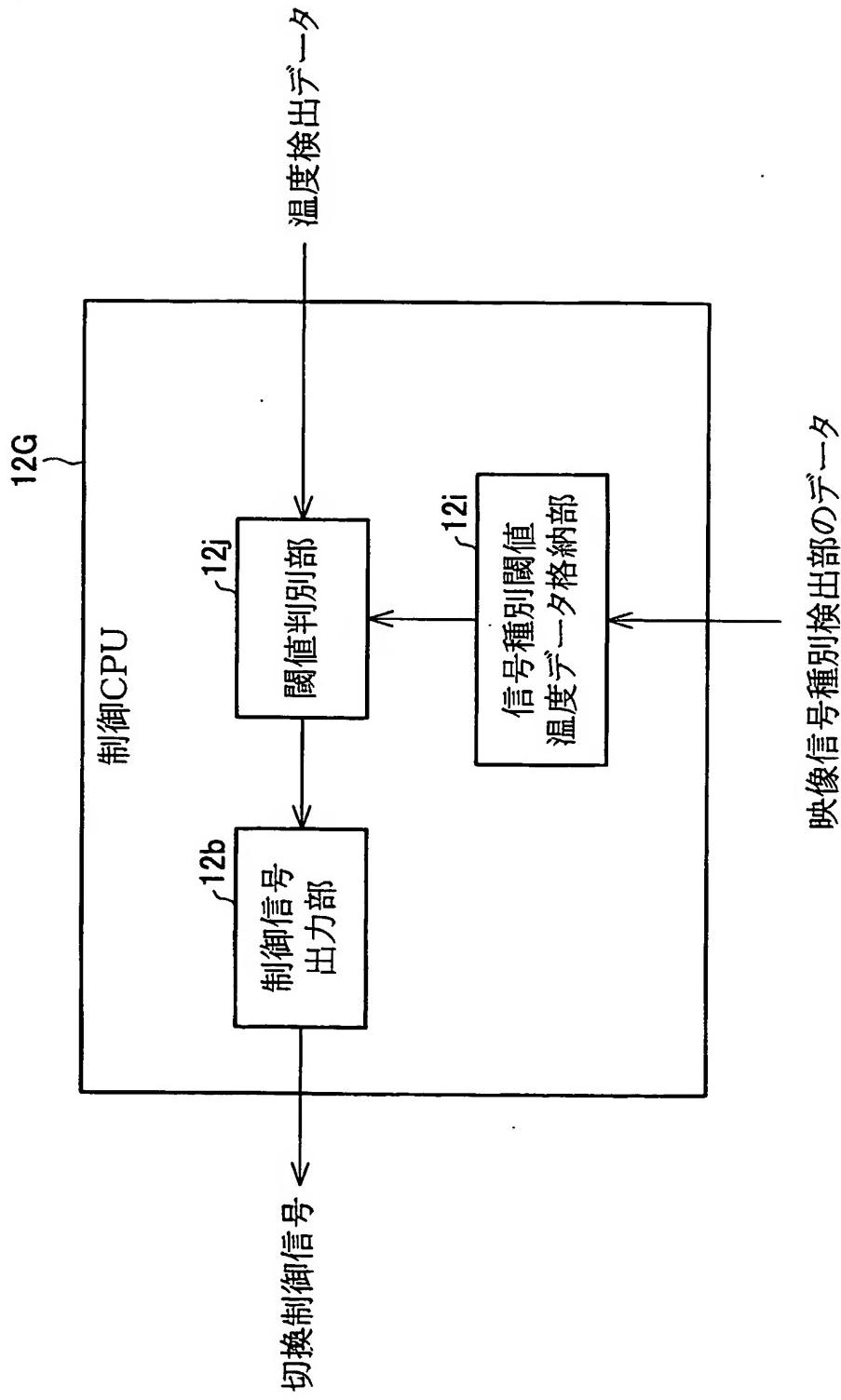


図 12

(入力画像データがプログラシング信号の場合)
(入力画像データがインターレース信号の場合)

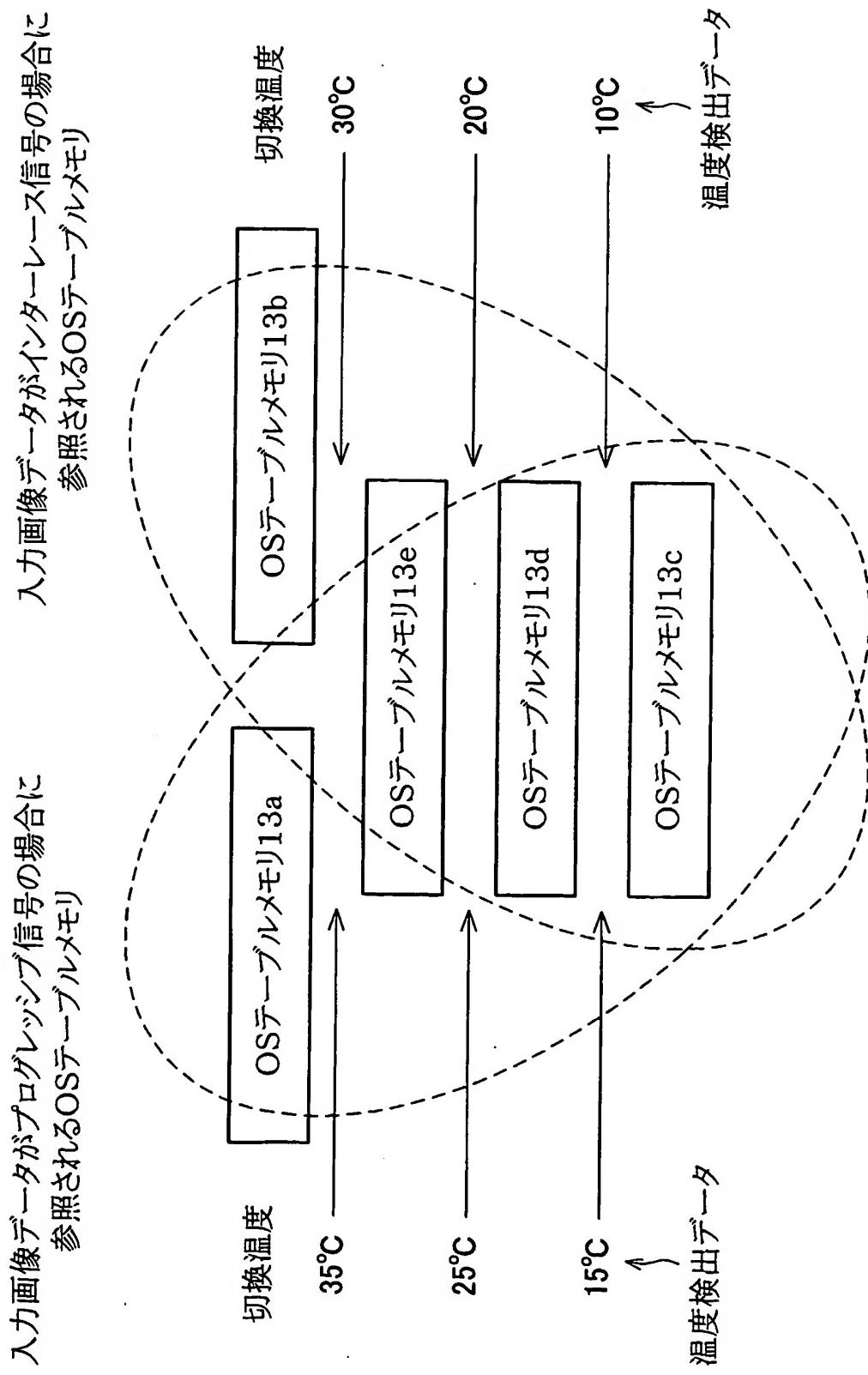
13 / 21

図 1.3



14 / 21

図 1・4



15 / 21

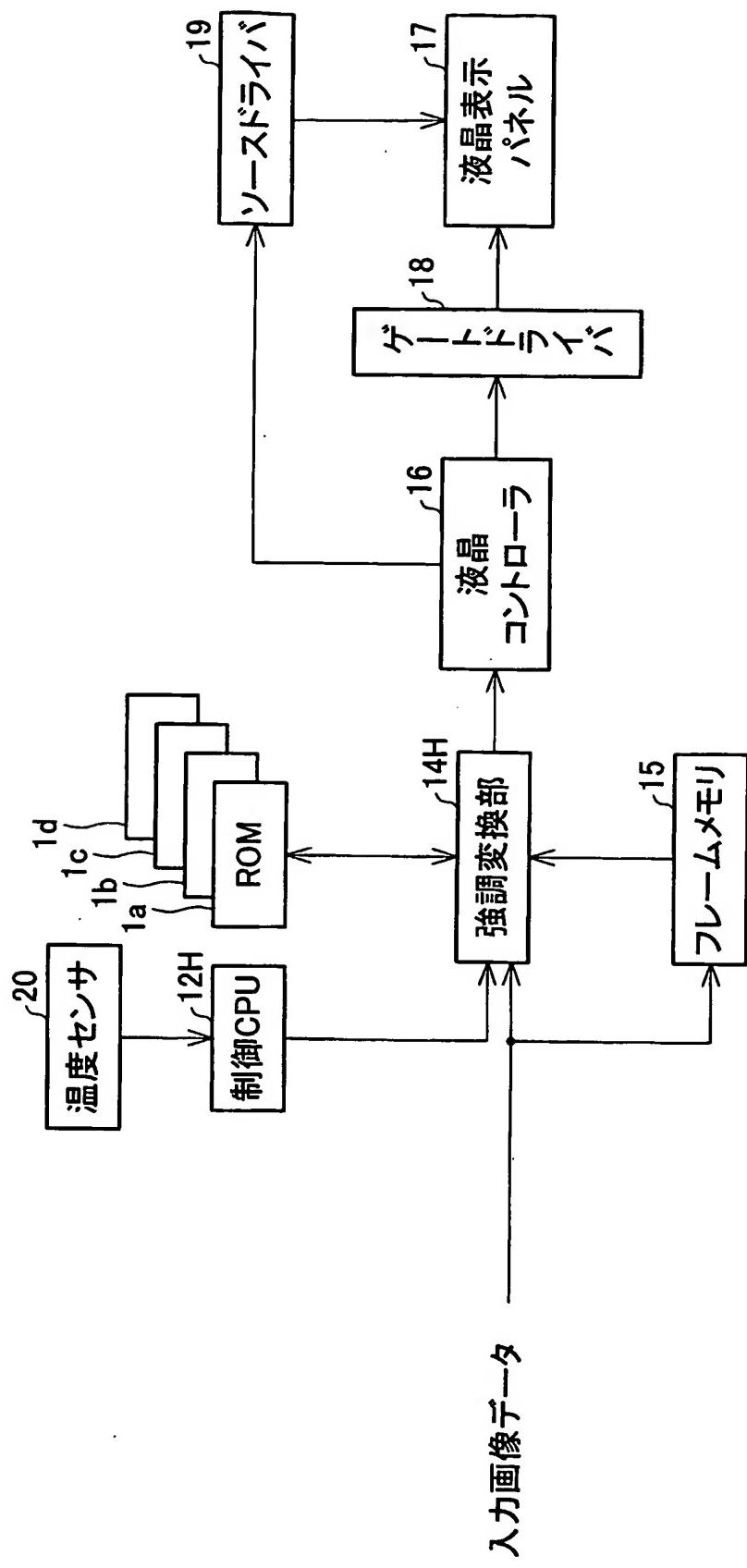


図 15

16 / 21

図 1・6

現フレームデータ

	0	32	64	96	128	160	192	224	255
0	0	51	118	165	194	214	230	242	255
32	0	32	120	159	183	206	226	240	255
64	0	12	64	110	150	182	209	234	255
96	0	0	48	96	140	175	204	232	255
128	0	0	43	81	128	167	201	232	255
160	0	0	35	66	117	160	196	229	255
192	0	0	2	56	105	152	192	227	255
224	0	0	0	50	85	139	186	224	255
255	0	0	0	44	75	136	181	215	255

1フレームデータ

17/21

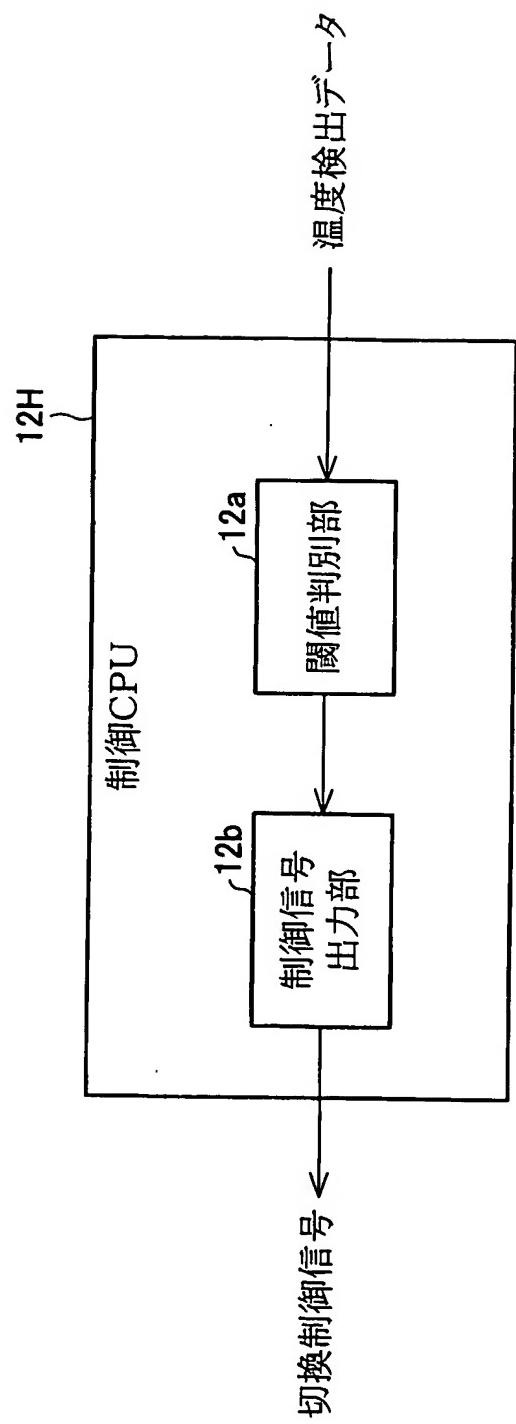
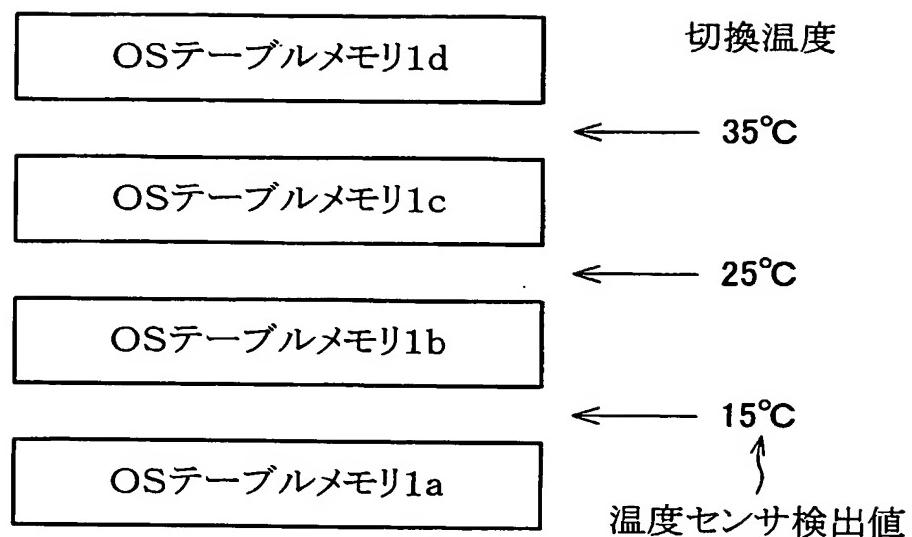


図 17

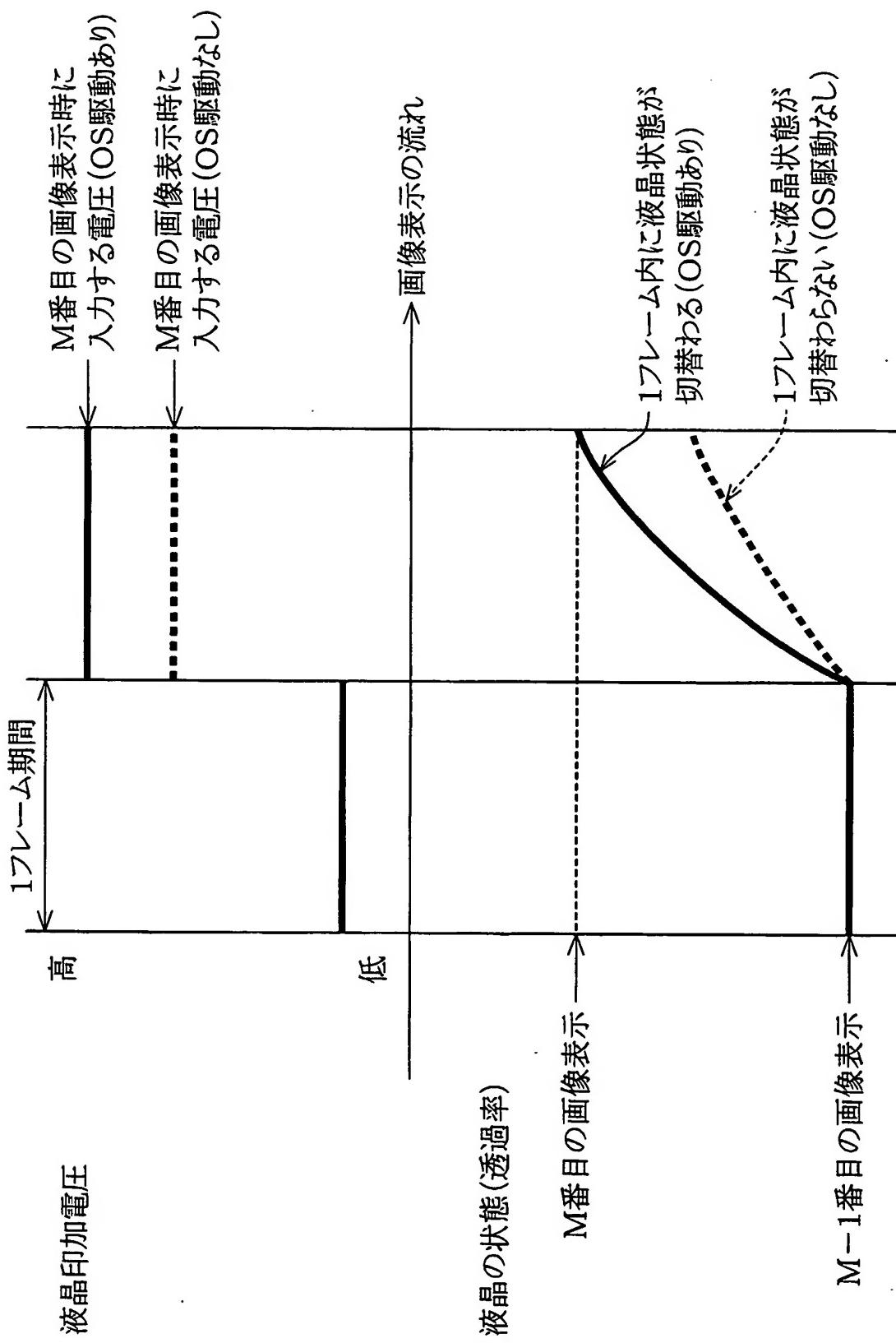
18/21

図 18



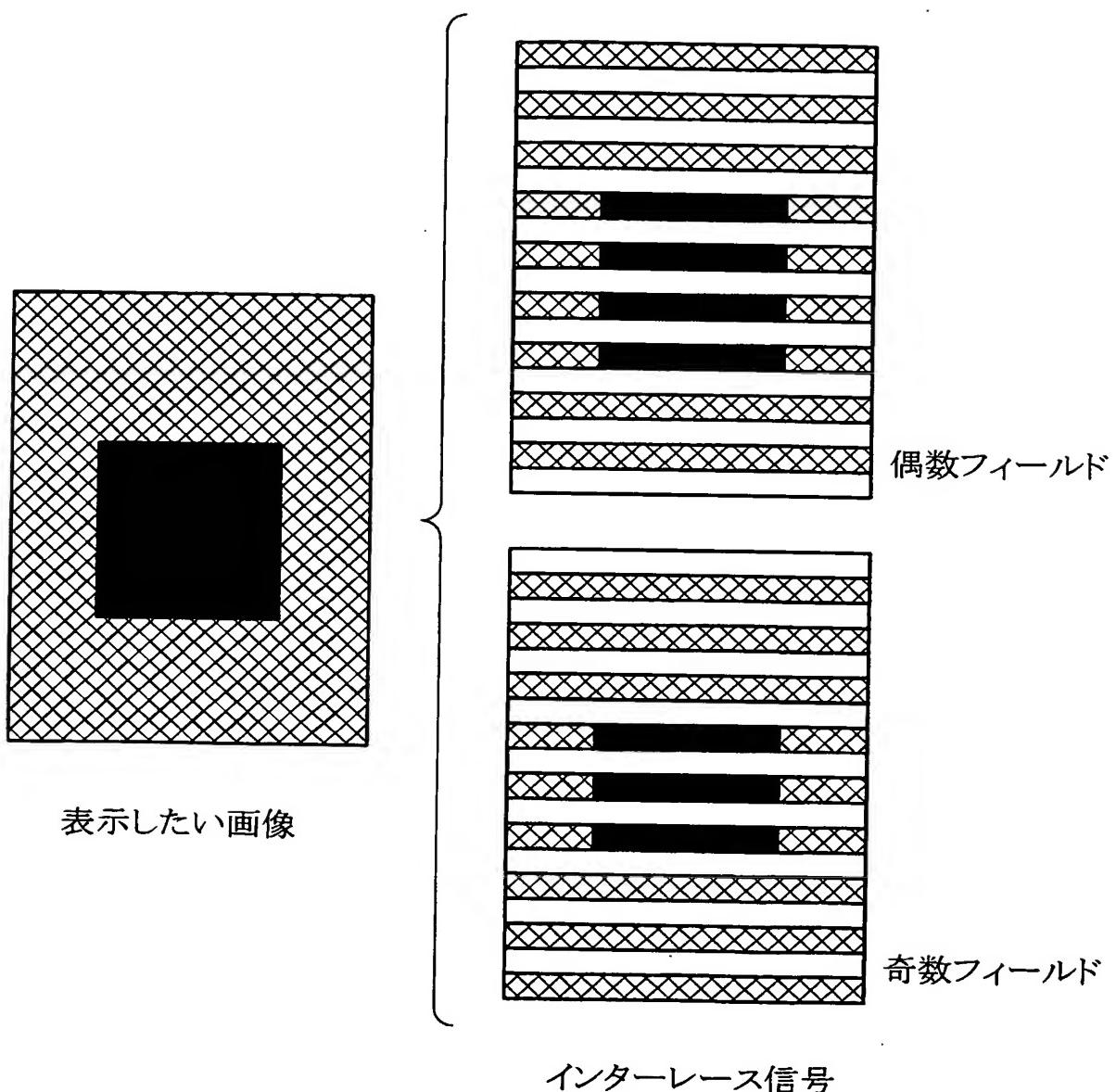
19 / 21

図 19



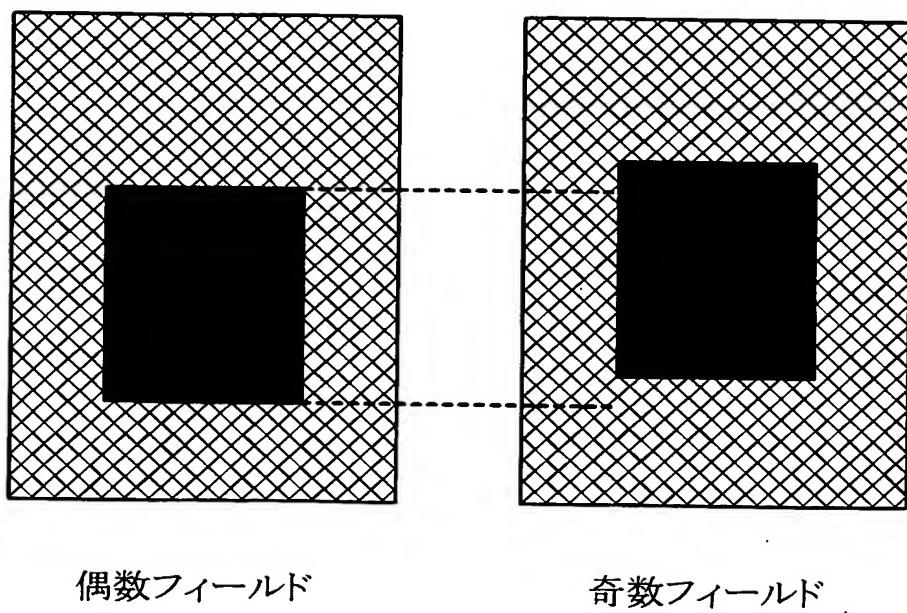
20/21

図 20



21/21

図 21



INTERNATIONAL SEARCH REPORT

International application No.

PCT/JP2004/005099

A. CLASSIFICATION OF SUBJECT MATTER

Int.Cl' G02F1/133, G09G3/36, G09G3/20

According to International Patent Classification (IPC) or to both national classification and IPC

B. FIELDS SEARCHED

Minimum documentation searched (classification system followed by classification symbols)

Int.Cl' G02F1/133, G09G3/36, G09G3/20

Documentation searched other than minimum documentation to the extent that such documents are included in the fields searched

Jitsuyo Shinan Koho	1922-1996	Toroku Jitsuyo Shinan Koho	1994-2004
Kokai Jitsuyo Shinan Koho	1971-2004	Jitsuyo Shinan Toroku Koho	1996-2004

Electronic data base consulted during the international search (name of data base and, where practicable, search terms used)

C. DOCUMENTS CONSIDERED TO BE RELEVANT

Category*	Citation of document, with indication, where appropriate, of the relevant passages	Relevant to claim No.
A	JP 2003-18500 A (Sharp Corp.), 17 January, 2003 (17.01.03), Full text; all drawings & US 2002/0180883 A1 & KR 2002/083489 A & CN 1384672 A	1-24
A	JP 2003-143556 A (Hitachi, Ltd.), 16 May, 2003 (16.05.03), Full text; all drawings (Family: none)	1-24
A	JP 2001-343625 A (Sharp Corp.), 14 December, 2001 (14.12.01), Full text; all drawings & JP 2001-343956 A & US 2001/0038369 A1 & KR 2001/093773 A & TW 513598 A	1-24

Further documents are listed in the continuation of Box C.

See patent family annex.

* Special categories of cited documents:

- "A" document defining the general state of the art which is not considered to be of particular relevance
- "E" earlier application or patent but published on or after the international filing date
- "L" document which may throw doubts on priority claim(s) or which is cited to establish the publication date of another citation or other special reason (as specified)
- "O" document referring to an oral disclosure, use, exhibition or other means
- "P" document published prior to the international filing date but later than the priority date claimed

"T" later document published after the international filing date or priority date and not in conflict with the application but cited to understand the principle or theory underlying the invention

"X" document of particular relevance; the claimed invention cannot be considered novel or cannot be considered to involve an inventive step when the document is taken alone

"Y" document of particular relevance; the claimed invention cannot be considered to involve an inventive step when the document is combined with one or more other such documents, such combination being obvious to a person skilled in the art

"&" document member of the same patent family

Date of the actual completion of the international search
08 July, 2004 (08.07.04).

Date of mailing of the international search report
20 July, 2004 (20.07.04)

Name and mailing address of the ISA/
Japanese Patent Office

Authorized officer

Faxsimile No.

Telephone No.

INTERNATIONAL SEARCH REPORT

International application No.

PCT/JP2004/005099

C (Continuation). DOCUMENTS CONSIDERED TO BE RELEVANT

Category*	Citation of document, with indication, where appropriate, of the relevant passages	Relevant to claim No.
A	JP 2003-78856 A (NEC Corp.), 14 March, 2003 (14.03.03), Full text; all drawings (Family: none)	1-24
A	JP 2003-172915 A (Sharp Corp.), 20 June, 2003 (20.06.03), Full text; all drawings & US 2003/0058264 A1 & KR 2003/027738 A	1-24
A	JP 7-20828 A (Toshiba Corp.), 24 January, 1995 (24.01.95), Full text; all drawings & US 5528257 A	1-24
A	JP 7-121143 A (Casio Computer Co., Ltd.), 12 May, 1995 (12.05.95), Full text; all drawings (Family: none)	1-24
A	JP 4-288589 A (Toshiba Corp.), 13 October, 1992 (13.10.92), Full text; all drawings (Family: none)	1-24

A. 発明の属する分野の分類(国際特許分類(IPC))

Int. C17 G02F1/133, G09G3/36, G09G3/20

B. 調査を行った分野

調査を行った最小限資料(国際特許分類(IPC))

Int. C17 G02F1/133, G09G3/36, G09G3/20

最小限資料以外の資料で調査を行った分野に含まれるもの

日本国実用新案公報	1922-1996年
日本国公開実用新案公報	1971-2004年
日本国登録実用新案公報	1994-2004年
日本国実用新案登録公報	1996-2004年

国際調査で使用した電子データベース(データベースの名称、調査に使用した用語)

C. 関連すると認められる文献

引用文献の カテゴリー*	引用文献名 及び一部の箇所が関連するときは、その関連する箇所の表示	関連する 請求の範囲の番号
A	JP 2003-18500 A (シャープ株式会社) 2003.1.17, 全文, 全図 & US 2002/0180 883 A1 & KR 2002/083489 A & CN 1384672 A	1-24
A	JP 2003-143556 A (株式会社日立製作所) 2003.5.16, 全文 (ファミリーなし)	1-24

 C欄の続きにも文献が列挙されている。 パテントファミリーに関する別紙を参照。

* 引用文献のカテゴリー

「A」特に関連のある文献ではなく、一般的技術水準を示すもの

「E」国際出願日前の出願または特許であるが、国際出願日以後に公表されたもの

「L」優先権主張に疑義を提起する文献又は他の文献の発行日若しくは他の特別な理由を確立するために引用する文献(理由を付す)

「O」口頭による開示、使用、展示等に言及する文献

「P」国際出願日前で、かつ優先権の主張の基礎となる出願

の日の後に公表された文献

「T」国際出願日又は優先日後に公表された文献であって出願と矛盾するものではなく、発明の原理又は理論の理解のために引用するもの

「X」特に関連のある文献であって、当該文献のみで発明の新規性又は進歩性がないと考えられるもの

「Y」特に関連のある文献であって、当該文献と他の1以上の文献との、当業者にとって自明である組合せによって進歩性がないと考えられるもの

「&」同一パテントファミリー文献

国際調査を完了した日

08.07.2004

国際調査報告の発送日

20.7.2004

国際調査機関の名称及びあて先

日本国特許庁 (ISA/JP)

郵便番号100-8915

東京都千代田区霞が関三丁目4番3号

特許庁審査官(権限のある職員)

藤田 都志行

2X 3014

電話番号 03-3581-1101 内線 3293

C(続き) 関連すると認められる文献	引用文献名 及び一部の箇所が関連するときは、その関連する箇所の表示	関連する請求の範囲の番号
A	JP 2001-343625 A (シャープ株式会社) 2001. 12. 14, 全文, 全図 & JP 2001-343 956 A & US 2001/0038369 A1 & K R 2001/093773 A & TW 513598 A	1-24
A	JP 2003-78856 A (日本電気株式会社) 2003. 03. 14, 全文, 全図 (ファミリーなし)	1-24
A	JP 2003-172915 A (シャープ株式会社) 2003. 06. 20, 全文, 全図 & US 2003/005 8264 A1 & KR 2003/027738 A	1-24
A	JP 7-20828 A (株式会社東芝) 1995. 01. 24, 全文, 全図 & US 5528257 A	1-24
A	JP 7-121143 A (カシオ計算機株式会社) 1995. 05. 12, 全文, 全図 (ファミリーなし)	1-24
A	JP 4-288589 A (株式会社東芝) 1992. 10. 13, 全文, 全図 (ファミリーなし)	1-24